

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2005 年 7 月 21 日 (21.07.2005)

PCT

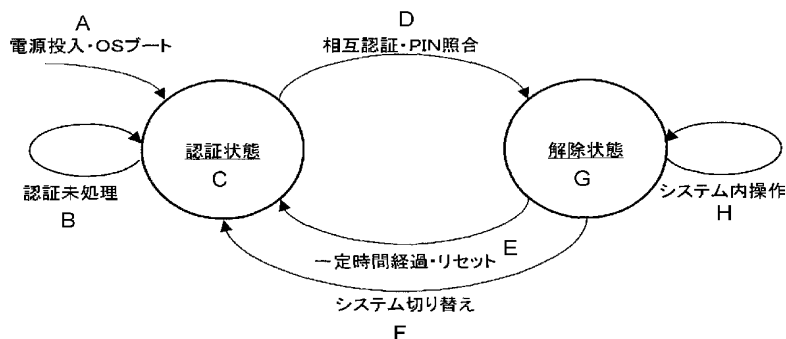
(10) 国際公開番号
WO 2005/066802 A1

- (51) 国際特許分類⁷: G06F 12/14, 3/06, G06K 17/00, 19/073 (72) 発明者; および
(75) 発明者/出願人 (米国についてのみ): 栗田 太郎 (KURITA, Taro) [JP/JP]; 〒1410001 東京都品川区北品川 6 丁目 7 番 3 5 号 ソニー株式会社内 Tokyo (JP).
- (21) 国際出願番号: PCT/JP2004/019119
- (22) 国際出願日: 2004 年 12 月 21 日 (21.12.2004) (74) 代理人: 山田 英治, 外 (YAMADA, Eiji et al.); 〒1040041 東京都中央区新富一丁目 1 番 7 号 銀座ティークエビル 澤田・宮田・山田特許事務所 Tokyo (JP).
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語 (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
- (30) 優先権データ:
特願2004-001359 2004 年 1 月 6 日 (06.01.2004) JP
- (71) 出願人 (米国を除く全ての指定国について): ソニー株式会社 (SONY CORPORATION) [JP/JP]; 〒1410001 東京都品川区北品川 6 丁目 7 番 3 5 号 Tokyo (JP).

[続葉有]

(54) Title: DATA COMMUNICATING APPARATUS AND METHOD FOR MANAGING MEMORY OF DATA COMMUNICATING APPARATUS

(54) 発明の名称: データ通信装置及びデータ通信装置のメモリ管理方法



A... POWER UP AND BOOST OS
B... UNAUTHENTICATED
C... AUTHENTICATED
D... MUTUALLY AUTHENTICATE AND CHECK PIN
E... RESET AFTER CERTAIN TIME PERIOD
F... SWITCH SYSTEMS
G... UNLOCKED
H... INTRA-SYSTEM OPERATION

(57) Abstract: There is provided a mechanism for securely managing information of each provider on a memory area, and a single IC card is shared among a plurality of service providers. File systems for the respective service providers are assigned to a single memory area, and a single information storage medium is shared among the plurality of providers. The memory area is divided into the file systems. Each boundary between the file systems functions as a firewall to excellently reject malicious accesses. Moreover, the dividing function for the file systems is combined with the lock code checking function for each file system, thereby realizing an independent security management for each of the file systems.

[続葉有]

WO 2005/066802 A1



(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

添付公開書類:

— 国際調査報告書

(57) 要約: メモリ領域上の事業者毎の情報をセキュアに管理する機構を備え、単一のICカードを複数のサービス提供元事業者間で共用する。単一のメモリ領域上にサービス提供元事業者毎のファイル・システムを割り当て、単一の情報記憶媒体を複数の事業者で共有する。メモリ領域をファイル・システムに分割する。ファイル・システム間の境界がファイヤ・ウォールとして機能し、不正侵入を好適に排除する。さらに、ファイル・システムの分割機能と、各ファイル・システムに対する暗証コードの照合機能を連携させ、ファイル・システム毎に独立してセキュリティ管理を実現する。

明 細 書

データ通信装置及びデータ通信装置のメモリ管理方法

技術分野

- [0001] 本発明は、比較的大容量のメモリ領域を備えたデータ通信装置及びデータ通信装置のメモリ管理方法に係り、特に、メモリ領域上に電子的な価値情報を格納して電子決済を始めとするセキュアな情報のやり取りを行なうデータ通信装置及びデータ通信装置のメモリ管理方法に関する。
- [0002] さらに詳しくは、本発明は、単一のメモリ領域上にサービス提供元事業者毎のファイル・システムを割り当て、単一のデータ通信装置を複数の事業者で共有し、単一のデータ通信装置により複数のサービスを提供するデータ通信装置及びデータ通信装置のメモリ管理方法に係り、特に、外部機器との間のセッションをファイル・システム毎に管理し、ファイル・システム毎に独立してセキュリティに関する脅威を分析、管理、並びに運用するデータ通信装置及びデータ通信装置のメモリ管理方法に関する。

背景技術

- [0003] 局所でのみ適用可能な無線通信手段の一例として、非接触ICカードを挙げることができる。
- [0004] この種の無線通信には、一般に、電磁誘導の原理に基づいて実現される。すなわち、メモリ機能を有するICカードと、ICカードのメモリに対して読み書きアクセスをするカード・リーダ／ライタで構成され、1次コイルとしてのICカード側のループ・コイルと2次コイルとしてのカード・リーダ／ライタ側のアンテナが系として1個のトランスを形成している。そして、カード・リーダ／ライタ側からICカードに対して、電力と情報を同じく電磁誘導作用により伝送し、ICカード側では供給された電力によって駆動してカード・リーダ／ライタ側からの質問信号に対して応答することができる。
- [0005] カード・リーダ／ライタ側では、アンテナに流す電流を変調することで、ICカード上のループ・コイルの誘起電圧が変調を受けるという作用により、カード・リーダ／ライタからICカードへのデータ送信を行なうことができる。また、ICカードは、ループ・コイルの端子間の負荷変動により、ICカード・リーダ／ライタ側のアンテナ端子間のインピ

ーダンスが変化してアンテナの通過電流や電圧が変動するという作用により、カード・リーダ／ライターへの返信を行なう。

[0006] ICカードに代表される非接触・近接通信システムは、操作上の手軽さから、広範に普及している。例えば、暗証コードやその他の個人認証情報、電子チケットなどの価値情報などをICカードに格納しておく一方、キャッシュ・ディスペンサやコンサート会場の出入口、駅の改札口などにカード・リーダ／ライターを設置しておく。そして、利用者がICカードをカード・リーダ／ライターにかざすことで、非接触でアクセスし、認証処理を行なうことができる。

[0007] 最近では、微細化技術の向上とも相俟って、比較的大容量のメモリ空間を持つICカードが出現している。大容量メモリ付きのICカードによれば、複数のアプリケーションを同時に格納しておくことができるので、1枚のICカードを複数の用途に利用することができる。例えば、1枚のICカード上に、電子決済を行なうための電子マネーや、特定のコンサート会場に入場するための電子チケットなど、多数のアプリケーションを格納しておくことにより、1枚のICカードをさまざまな用途に適用させることができる。ここで言う電子マネーや電子チケットは、利用者が提供する資金に応じて発行される電子データを通じて決済(電子決済)される仕組み、又はこのような電子データ自体を指す。

[0008] ICカードの一般的な使用方法是、利用者がICカードをカード・リーダ／ライターをかざすことによって行なわれる。カード・リーダ／ライター側では常にICカードをポーリングしており外部のICカードを発見することにより、両者間の通信動作が開始する。

[0009] このとき、利用者が暗証番号をICカード・リーダ側に入力して、入力された暗証番号をICカード上に格納された暗証番号と照合することで、ICカードとICカード・リーダ／ライター間で本人確認又は認証処理が行なわれる。(ICカード・アクセス時に使用する暗証番号のことを、特にPIN(Personal Identification Number)と呼ぶ。)そして、本人確認又は認証処理に成功した場合には、例えば、ICカード内に保存されているアプリケーションの利用、すなわち、アプリケーションに割り当てられているサービス・メモリ領域へのアクセスが可能となる(本明細書中では、アプリケーションに割り当てられているメモリ領域を「サービス・メモリ領域」と呼ぶ)。サービス・メモリ領域へのア

クセスは、アプリケーションのセキュリティ・レベルなどに応じて、適宜暗号化通信が行なわれる。

- [0010] さらに、ICカードやカード用リーダ／ライタ(カード読み書き装置)が無線・非接触インターフェースの他に、外部機器と接続するための有線インターフェース(図示しない)を備えることにより、ICカードやリーダ／ライタの機能を携帯電話機、PDA(Personal Digital Assistance)やパーソナル・コンピュータなどの各デバイスにICカード及びカード・リーダ／ライタのいずれか一方又は双方の機能を装備することができる。このような場合、ICカード技術を汎用性のある双方向の近接通信インターフェースとして利用することができる。
- [0011] 例えば、コンピュータや情報家電機器のような機器同士で近接通信システムが構成される場合には、ICカードによる非接触通信通信は一對一で行なわれる。また、ある機器が非接触ICカードのような機器以外の相手デバイスと通信することも可能であり、この場合においては、1つの機器と複数のカードにおける一對多の通信を行なうアプリケーションも考えられる。
- [0012] また、電子決済を始めとする外部との電子的な価値情報のやり取りなど、ICカードを利用したさまざまなアプリケーションを、情報処理端末上で実行することができる。例えば、情報処理端末上のキーボードやディスプレイなどのユーザ・インターフェースを用いてICカードに対するユーザ・インタラクションを情報処理端末上で行なうことができる。また、ICカードが携帯電話機と接続されていることにより、ICカード内に記憶された内容を電話網経由でやり取りすることもできる。さらに、携帯電話機からインターネット接続して利用代金をICカードで支払うことができる。
- [0013] このように、あるサービス提供元事業者用のファイル・システムをICカードの内蔵メモリに割り当てて、このファイル・システム内で当該事業者によるサービス運用のための情報(例えば、ユーザの識別・認証情報や残りの価値情報、使用履歴(ログ)など)を管理することにより、従来のプリペイド・カードや店舗毎のサービス・カードに置き換わる、非接触・近接通信を基調とした有用なサービスを実現することができる。
- [0014] 従来、サービス提供元事業者毎にICカードが個別に発行され、ユーザの利用に供されていた。このため、ユーザは、享受するサービス毎にICカードを取り揃え、携帯し

なければならなかった。これに対し、比較的大容量のメモリ空間を持つICカードによれば、単一のICカードの内蔵メモリに複数のサービスに関する情報を記録するだけの十分な容量を確保することができる。

- [0015] ここで、プリペイド・カードなどの前払式証票に関しては、その発行などの業務の適正な運営を確保して、前払式証票の購入者らの利益保護と前払式証票の信用維持を図ることを主な目的として、前払式証票の発行者に対して登録やその他の必要な規制を行うための「前払式証票の規制等に関する法律」(通称、「プリカ法」)が制定されており、利用者の便宜や流通秩序維持などの目的で、ロゴや問い合わせ先などの所定事項をプリペイド・カード上(券面)に表示することが義務付けられている(同法第12条を参照のこと)。
- [0016] ICカードのメモリ機能に前払情報を格納することによってプリペイド・カードを実現する場合、法で規制される必要な情報を媒体上に印刷しておくことにより、単一のサービスしか提供できなくなる。これに対し、ICカード機能を携帯電話機のような表示機能を持つ携帯端末上で利用する場合には、希望する価値情報に関連する情報を画面表示させることにより(例えば、特許文献1を参照のこと)、上記の法規制を満たすことができ、複数のサービス提供元事業者による共有が可能となる。したがって、サービス提供元事業者においてはカード発行の負担が軽減するとともに、ユーザにとっては携帯して管理するICカードの枚数を削減することができる。
- [0017] ところが、複数のサービス提供元事業者間で単一のメモリ領域を共有した場合、あるサービス提供元事業者が使用するメモリ領域を、メモリを共用する別の事業者から自由にアクセスできるようにすると、事業者毎に設定される価値情報が他の事業者によって不正利用を許してしまうことになりかねない。この結果、事業者側では健全なサービス提供を行えなくなり、ユーザにとっては換金性の高い価値情報が流出の危機にさらされ、経済的な損害を被る。
- [0018] したがって、ICカードを複数のサービス提供元事業者間で共用する場合には、ユーザにとっては各サービス利用時において事業者自らが発行したICカードであるかのような使い勝手を確保する一方、メモリ領域上の事業者毎の情報をセキュアに管理する機構を備えている必要がある。

[0019] 特許文献1:特開2003-141434号公報

発明の開示

発明が解決しようとする課題

[0020] 本発明の目的は、メモリ領域上に電子的な価値情報を格納して電子決済を始めとするセキュアな情報のやり取りを好適に行なうことができる、優れたデータ通信装置及びデータ通信装置のメモリ管理方法を提供することにある。

[0021] 本発明のさらなる目的は、ユーザにとっては各サービス利用時において事業者自らが発行したICカードであるかのような使い勝手を確保する一方、メモリ領域上の事業者毎の情報をセキュアに管理する機構を備え、単一のICカードを複数のサービス提供元事業者間で共用することができる、優れたデータ通信装置及びデータ通信装置のメモリ管理方法を提供することにある。

[0022] 本発明のさらなる目的は、単一のメモリ領域上にサービス提供元事業者毎のファイル・システムを割り当て、単一のデータ通信装置を複数の事業者で共有した際に、外部機器との間のセッションをファイル・システム毎に管理し、ファイル・システム毎に独立してセキュリティに関する脅威を分析、管理、並びに運用することができる、優れたデータ通信装置及びデータ通信装置のメモリ管理方法を提供することにある。

課題を解決するための手段

[0023] 本発明は、上記課題を参酌してなされたものであり、メモリ空間を備え、1以上のファイル・システムに分割して管理するデータ通信装置であって、

外部機器又はプログラムからのアクセスに対し、ファイル・システム毎に相互認証又は暗証コードの照合手続きを要求する認証手段と、

アクセスに対し、相互認証又は暗証コードの照合手続きが要求されている認証状態、又は相互認証手続き又は暗証コードの照合手続きを経てアクセスが許可されている解除状態のいずれであるかをファイル・システム毎に管理する認証情報管理手段と、

所定の事象の発生に応じてファイル・システムの解除状態を認証状態に戻す状態管理手段と、

を具備することを特徴とするデータ通信装置である。ここで言うデータ通信装置は、

無線通信部、及びデータ送受信機能とデータ処理部を有するICチップを内蔵する非接触ICカード、表面に端子を有する接触ICカード、接触／非接触ICカードと同様の機能を有するICチップを携帯電話機、PHS(Personal Handyphone System)、PDA(Personal Digital Assistance)などの情報通信端末装置に内蔵した装置である。このデータ通信装置は、EEPROMなどのデータ蓄積メモリを含むメモリ領域とデータ処理部を有するとともに、データ通信機能を有するものである。携帯電話機などの場合は、ICチップを内蔵するICカードなどの外部記憶媒体を着脱可能に構成してもよい。また、携帯電話会社が発行する契約者情報を記録したSIM(Subscriber Identity Module)機能をICチップに搭載してもよい。データ通信装置は、インターネット等の情報通信ネットワークを介してデータ通信を行なっても、外部端末装置と有線あるいは無線で直接データ通信を行なってもよい。

[0024] 本発明は、ICカードが持つ耐タンパ性と認証機能を利用して、価値情報のやり取りなどを含んだセキュリティが要求されるサービスを提供するものである。より具体的には、ICカード内の単一のメモリ領域を複数のサービス提供元事業者間で共有し、サービス提供元事業者においてはカード発行の負担が軽減するとともに、ユーザにとっては携帯して管理するICカードの枚数を削減するものである。

[0025] 複数のサービス提供元事業者間で単一のメモリ領域を共有した場合、あるサービス提供元事業者が使用するメモリ領域を、メモリを共用する別の事業者から自由にアクセスできるようにすると、事業者毎に設定される価値情報が他の事業者によって不正利用を許してしまう、という問題がある。

[0026] これに対し、本発明では、単一のメモリ領域上にサービス提供元事業者毎のファイル・システムを割り当て、単一のデータ通信装置を複数の事業者で共有し、単一のデータ通信装置により複数のサービスを提供するようにした。メモリ領域をファイル・システムに分割することにより、ファイル・システム間の境界がファイヤ・ウォールとして機能し、他のファイル・システム(すなわち他のサービス提供元事業者)からのアクセス(不正侵入)を好適に排除することができる。

[0027] ICカード内のメモリ領域は、初期状態では、元のICカード発行者がメモリ領域全体を管理している。ICカード発行者以外のサービス提供元事業者がメモリ領域から新

たなファイル・システムを分割するに際しては、メモリ領域の分割権限と、元のICカード発行者に対する認証の双方を要求するようになっている。

[0028] このような分割操作を繰り返すことにより、ICカード内のメモリ領域は複数のファイル・システムが共存する構造となる。ファイル・システムの分割は、仮想的なICカードの発行である。

[0029] 一旦分割されると、ファイル・システムへのアクセスは、元のICカードの発行者ではなく、ファイル・システム自体のサービス提供元事業者への認証が要求される。すなわち、ファイル・システムへアクセスするときには、当該ファイル・システムの発行者鍵を用いた相互認証が課される。さらに秘密保持の強度などの状況に応じて、ファイル・システム又はファイル・システム内のディレクトリやファイル毎に暗証コードすなわちPINを割り当て、サービス実行時にPINの照合処理を行なうようにすることもできる。

[0030] ここで、ICカードのメモリ領域がサービス提供元事業者毎の複数のファイル・システムに分割され、共用されるシステムにおいては、あるファイル・システムへのアクセスを試み、相互認証処理並びにPIN照合処理を経て、解除状態となりセッションが確立した際、この解除状態における他のファイル・システムのセキュリティへの影響が問題となる。何故ならば、セッションの状態が保たれると、その間、他のファイル・システムへのクラッキングの脅威があるからである。

[0031] そこで、本発明では、ICカードのメモリ領域に複数のファイル・システムを分割する機能と、各ファイル・システム上のディレクトリやファイルに対する暗証コードの照合機能を連携させることにより、ファイル・システム毎に独立してセキュリティに関する脅威を分析、管理、並びに運用するようにした。

[0032] すなわち、ICカードのメモリ領域上に、論理的に複数のファイル・システムが配置されている状態で、外部機器又はプログラムがアクセス先のファイル・システムを変更したとき、各メモリ領域が保持しているシステム管理情報（相互認証情報を含む）やPINの解除情報などをリセットする。さらに、ICカードへの電源投入後、一定時間（例えば、利用時期のクラッキング技術やコンピュータの処理速度から、利用しているセッション暗号スキームを絶対に解読することができない時間）が経過した後、電源をリセットすることで、同様の相互認証・PIN照合情報をリセットする。

- [0033] このように、システムが認証状態と解除状態を適宜切り替えることにより、セッションの状態が保たれることによるクラッキングの脅威を排除することができる。

発明の効果

- [0034] 本発明によれば、メモリ領域上に電子的な価値情報を格納して電子決済を始めとするセキュアな情報のやり取りを好適に行なうことができる、優れたデータ通信装置及びデータ通信装置のメモリ管理方法を提供することができる。
- [0035] また、本発明によれば、ユーザにとっては各サービス利用時において事業者自らが発行したICカードであるかのような使い勝手を確保する一方、メモリ領域上の事業者毎の情報をセキュアに管理する機構を備え、単一のICカードを複数のサービス提供元事業者間で共用することができる、優れたデータ通信装置及びデータ通信装置のメモリ管理方法を提供することができる。
- [0036] また、本発明によれば、単一のメモリ領域上にサービス提供元事業者毎のファイル・システムを割り当て、単一のデータ通信装置を複数の事業者で共有した際に、外部機器との間のセッションをファイル・システム毎に管理し、各ファイル・システムのセキュリティに関する脅威を分析、管理、並びに運用することができる、優れたデータ通信装置及びデータ通信装置のメモリ管理方法を提供することができる。
- [0037] 本発明によれば、ICカードのメモリ領域に複数のファイル・システムを分割する機能と、各ファイル・システム上のディレクトリやファイルに対する暗証コードの照合機能を連携させることにより、ファイル・システム毎に独立してセキュリティに関する脅威を分析、管理、並びに運用することができる。
- [0038] 本発明のさらに他の目的、特徴や利点は、後述する本発明の実施形態や添付する図面に基づくより詳細な説明によって明らかになるであろう。

発明を実施するための最良の形態

- [0039] 以下、図面を参照しながら本発明の実施形態について詳解する。
- [0040] 本発明は、ICカードが持つ耐タンパ性と認証機能を利用して、価値情報のやり取りなどを含んだセキュリティが要求されるサービスを提供するものであり、より具体的には、ICカード内の単一のメモリ領域を複数のサービス提供元事業者間で共有し、サービス提供元事業者においてはカード発行の負担が軽減するとともに、ユーザにとつ

ては携帯して管理するICカードの枚数を削減するものである。

[0041] ここで、複数のサービス提供元事業者間で単一のメモリ領域を共有した場合、あるサービス提供元事業者が使用するメモリ領域を、メモリを共用する別の事業者から自由にアクセスできるようにすると、事業者毎に設定される価値情報が他の事業者によって不正利用を許してしまう、という問題がある。

[0042] 本発明では、単一のメモリ領域上にサービス提供元事業者毎のファイル・システムを割り当て、単一のデータ通信装置を複数の事業者で共有し、単一のデータ通信装置により複数のサービスを提供するようにした。メモリ領域をファイル・システムに分割することにより、ファイル・システム間の境界がファイヤ・ウォールとして機能し、他のファイル・システム(すなわち他のサービス提供元事業者)からのアクセス(不正侵入)を好適に排除することができる。

[0043] ICカード内のメモリ領域は、初期状態では、元のICカード発行者がメモリ領域全体を管理している。ICカード発行者以外のサービス提供元事業者がメモリ領域から新たなファイル・システムを分割するに際しては、メモリ領域の分割権限と、元のICカード発行者に対する認証の双方が要求される。

[0044] そして、一旦分割されると、ファイル・システムへのアクセスは、元のICカードの発行者ではなく、ファイル・システム自体のサービス提供元事業者への認証が要求される。したがって、ユーザにとっては、各サービス利用時において事業者自らが発行したICカードであるかのような使い勝手を確保することができる。

[0045] さらに、ICカードのメモリ領域に複数のファイル・システムを分割する機能と、各ファイル・システム上のディレクトリやファイルに対する暗証コードの照合機能を連携させることにより、ファイル・システム毎に独立してセキュリティに関する脅威を分析、管理、並びに運用することができる。

[0046] ここで、まず、ICカード及びカード読み書き装置間の非接触データ通信の仕組みについて、図1及び図2を参照しながら説明する。

[0047] カード読み書き装置とICカード間の無線通信は、例えば電磁誘導の原理に基づいて実現される。図1には、電磁誘導に基づくカード読み書き装置とICカードとの無線通信の仕組みを概念的に図解している。カード読み書き装置は、ループ・コイルで構

成されたアンテナ L_{RW} を備え、このアンテナ L_{RW} に電流 I_{RW} を流すことでその周辺に磁界を発生させる。一方、ICカード側では、電気的にはICカードの周辺にループ・コイル L_c が形設されている。ICカード側のループ・コイル L_c 端にはカード読み書き装置側のループ・アンテナ L_{RW} が発する磁界による誘導電圧が生じて、ループ・コイル L_c 端に接続されたICカードの端子に入力される。

[0048] カード読み書き装置側のアンテナ L_{RW} とICカード側のループ・コイル L_c は、その結合度は互いの位置関係によって変わるが、系としては1個のトランスを形成していると捉えることができ、ICカードの読み書き動作を図2に示すようにモデル化することができる。

[0049] カード読み書き装置側では、アンテナ L_{RW} に流す電流 I_{RW} を変調することによって、ICチップ上のループ・コイル L_c に誘起される電圧 V_o は変調を受け、そのことを利用してカード読み書き装置はICカードへのデータ送信を行なうことができる。

[0050] また、ICカードは、カード読み書き装置へ返送するためのデータに応じてループ・コイル L_c の端子間の負荷を変動させる機能(Load Switching)を持つ。ループ・コイル L_c の端子間の負荷が変動すると、カード読み書き装置側ではアンテナ端子間のインピーダンスが変化して、アンテナ L_{RW} の通過電流 I_{RW} や電圧 V_{RW} の変動となって現れる。この変動分を復調することで、カード読み書き装置はICカードの返送データを受信することができる。

[0051] すなわち、ICカードは、カード読み書き装置からの質問信号に対する応答信号に応じて自身のアンテナ間の負荷を変化させることによって、カード読み書き装置側の受信回路に現れる信号に振幅変調をかけて通信を行なうことができる訳である。

[0052] ICカードは、カード型のデータ通信装置であってもよいし、いわゆるICカード機能を有する集積回路チップを携帯電話機等の情報通信端末機器に内蔵してもよい(ICカードが機器に内蔵される場合であっても、機器に着脱可能に構成される場合であっても、本明細書中では便宜上「ICカード」と呼ぶ場合がある。)また、ICカード機能を有する集積回路チップは、例えば携帯電話機やPDAなどの携帯端末、あるいはパーソナルコンピュータ(PC)などの情報処理端末に搭載されて外部機器とデータ通信を行なう。この場合、リーダ／ライタ装置と有線あるいは無線で接続するためのイ

ンターフェース以外に、外部機器接続用のインターフェースを備えている。

- [0053] 図3には、本発明の実施形態にかかるデータ通信装置のハードウェア構成を示している。このデータ通信装置は、通信用のアンテナを追加して内部の不揮発性メモリにアクセスすることができるICカード機能と、ICカード機能を有する外部装置に電力を供給するとともにデータ交換を実現するリーダ／ライタ機能を有し、カード機能アナログ回路部30、データ処理部40と、リーダ／ライタ機能アナログ回路部50を有するICチップを内蔵している。同図に示した例では、ICカードはカード読み書き機能も併せて備えているが、カード読み書き機能は本発明の必須の構成要素ではない。
- [0054] カード機能アナログ回路部30では、アンテナ32で受信された搬送波は、整流器31で整流された後、データ処理部40内の信号処理部44に供給されるとともに、シリアル・レギュレータ33を介して論理回路38に供給されている。
- [0055] 論理回路38は、起動信号入力端子 P_{on} からの起動信号の入力に応答して起動し、シリアル・レギュレータ33からの電圧、並びに電源端子 V_{DD} からの入力電圧を制御して、ICカードで使用するための適正な電源電圧を供給するようになっている。
- [0056] シリアル・レギュレータ33は、入力電圧の如何に拘わらず、出力電圧をほぼ一定に保つようになっている。すなわち、入力電圧が高いときには、内部インピーダンスを高くして、逆に入力電圧が低いときには内部インピーダンスを低くすることによって、電圧を保つ動作を可能とする。
- [0057] 電圧検出器39は、論理回路38に接続された電源電圧監視回路接続用端子 V_{BT} からの入力端子電圧を監視して、外部電源の電圧が所定電圧を下回った場合には外部電源の使用を禁止する信号を論理回路38に出力するようになっている。
- [0058] また、カード機能アナログ回路部30において、アンテナ32から入力された電波は、搬送波検出器34で受信電波中に搬送波が含まれているか否かが判断され、含まれている場合には、搬送波検出信号VRが論理回路38に出力される。論理回路38は、さらに、データ処理部40に対して搬送波が検出された旨の信号を出力することができる。
- [0059] クロック抽出器35は、アンテナ32から入力された電波からクロックを抽出して、これをクロック選択器36に供給する。また、クロック発振器37は、例えばICカード外に配

設された水晶振動子で構成され、ICカード上で使用される駆動周波数のクロックを発生して、クロック選択器36に供給する。クロック選択器36は、クロック抽出器35から供給されたクロック、又は、クロック発振器37から供給されたクロックのいずれか一方を選択して、ICカード内の各部に供給する。

[0060] リーダ／ライタ機能アナログ回路部50は、送信アンプ51と、受信信号検出器53と、受信アンプ・フィルタ54と、送受信用のアンテナ52及び55で構成される。

[0061] データを送信するときは、データ処理部40の信号処理部44によって変調並びにD／A変換されて、アナログ・ベースバンドにアップコンバートされた送信信号が送信アンプを介してアンテナ51から送出される。また、アンテナ52から受信された信号は、受信信号検出器53によって検出され、受信アンプ54で増幅されてから、信号処理部44に供給される。信号処理部44は、アナログ・ベースバンド信号にダウンコンバートし、D／A変換並びに復調処理して、ディジタル・データを再現する。

[0062] なお、ICカードとカード読み書き装置の間のカード読み書き動作は、図1及び図2を参照しながら既に説明した通りである。

[0063] データ処理部40は、先述の信号処理部44の他、CPU (Central Processing Unit) 45と、DES (Data Encryption Standard) などを利用したデータ暗号化エンジン46と、CRC (Cyclic Redundancy Check) などを利用したエラー訂正部47と、RAM (Random Access Memory) 41と、ROM (Read Only Memory) 42と、EEPROM (Electrically Erasable and Programmable ROM) 43と、UARTインターフェース48と、I²Cインターフェース49とを備えており、各部は内部バスによって相互接続されている。

[0064] CPU45は、ICカード内の動作を統括的に制御するメイン・コントローラであり、ICカード用オペレーティング・システム(OS)によって提供される実行環境(後述)下で、例えばROM42(あるいはEEPROM43)に格納されたプログラム・コードを実行するようになっている。例えば、CPU45は、カード機能アナログ回路部30やリーダ／ライタ機能アナログ回路部50を介して送受信されるデータに関するアプリケーションを実行するようになっている。

[0065] 信号処理部44は、カード機能アナログ回路部30やリーダ／ライタ機能アナログ回

路部50を介して送信されるデータの変調、D/A変換、アップコンバートなどの処理や、受信したデータのダウンコンバート、A/D変換、復調などの処理を行なう。

- [0066] DESエンジン46は、カード機能アナログ回路部30やリーダ／ライタ機能アナログ回路部50を介して送受信されるデータを手順公開型の秘密鍵暗号により暗号化及び復号化処理する。
- [0067] CRC47は、カード機能アナログ回路部30やリーダ／ライタ機能アナログ回路部50を介して受信したデータの巡回冗長検査を行なう。
- [0068] UART48並びにI²Cインターフェースは、ICカードを携帯電話器やPDA、パーソナル・コンピュータなどの外部機器(図11には図示しない)に接続するための外部有線インターフェースを構成する。このうちUART(Universal asynchronous receiver transmitter)48は、コンピュータ内のパラレル信号をシリアル信号に変換したり、シリアル信号をパラレル信号に変換したりする機能を持つ。
- [0069] RAM41は書き込み可能なメモリ装置であり、CPU41はRAM41を作業領域としてプログラムを実行する。RAM41が提供するメモリ空間はアドレス可能であり、CPU41や内部バス上の各装置はこのメモリ空間にアクセスすることができる。
- [0070] EEPROM43は、消去動作とともに新規のデータの書き込みを行なう不揮発性のメモリ装置である。本明細書で言うICカード内蔵のメモリ領域は、基本的にはEEPROM43内の書き込み可能領域を指すものとする。
- [0071] このメモリ領域は、1以上のファイル・システムで構成される。初期状態では、元のICカード発行者が管理する単一のファイル・システムによってメモリ領域が管理され、その後、ICカード発行者以外のサービス提供元事業者がメモリ領域から新たなファイル・システムを分割する。EEPROM43上のメモリ領域のファイル分割や、分割後のアクセス動作の詳細については、後に詳解する。
- [0072] 図4には、本実施形態に係るICカードにおけるメモリ領域の制御システム構成を模式的に示している。同図に示すように、この制御システムは、基本的には、オペレーティング・システム内のサブシステムとして実装され、プロトコル・インターフェース部と、OS中枢部と、ファイル・システムで構成される。
- [0073] プロトコル・インターフェース部は、UART48などの外部機器インターフェースを介

した外部機器からのファイル・システムへのアクセス要求、あるいは非接触ICカード・インターフェースを介したカード読み書き装置からファイル・システムへのアクセス要求のハンドリングを行なう。

- [0074] OS中枢部では、ファイル・システムとやり取りするデータのデコード／エンコード、CRCなどによるエラー訂正、EEPROM43のブロック毎の書き換え回数管理、PIN照合、相互認証などを行なう。
- [0075] さらに、OS中枢部は、ファイル・アクセス時におけるPIN照合や相互認証、ファイルのリード／ライトなどのファイル・システムへの幾つかのAPI(Application Programming Interface)を備えている。
- [0076] ファイル・システム・エンティティとしてのEEPROM43へ物理アクセスを行なう。EEPROMなどのメモリ・デバイスへの物理アクセス動作自体は当業界において周知なので、ここでは説明を省略する。
- [0077] EEPROM43上に展開されるメモリ領域は、1以上のファイル・システムで構成される。初期状態では、元のICカード発行者が管理する単一のファイル・システムによってメモリ領域が管理されている。ICカード発行者以外のサービス提供元事業者がメモリ領域から新たなファイル・システムを分割する際には、メモリ領域の分割権限と、元のICカード発行者に対する認証の双方が要求される。そして、一旦分割されると、ファイル・システムへのアクセスは、元のICカードの発行者ではなく、ファイル・システム自体のサービス提供元事業者への認証が要求される。ファイル・システムの分割は、仮想的なICカードの発行である。
- [0078] OSは、分割を許可するための分割権限鍵 K_d を管理している。また、ファイル・システム毎に、発行者(元のICカード発行者、又はファイル分割した事業者)の発行者鍵 K_i と、システム・コードと、ファイル領域を識別するエリアIDが管理されている。
- [0079] ファイル・システムへのアクセスは、ポーリングによるエリアIDの要求と、相互認証という手続きを経て行なわれる。ファイル・システムの発行者(元のファイル・システムの場合はカード発行者、分割後のファイル・システムを使用するサービス提供元事業者)は、まず、自身が判っているシステム・コードを引数にしてファイル・システムに対するポーリングを行なうことによって、該当するファイル・システムのメモリ領域上でのエリ

アIDを取得することができる。次いで、このエリアIDと発行者鍵 K_I を用いて相互認証を行なう。そして、相互認証が成功裏に終わると、ファイル・システムへのアクセスが許可される。ファイル・システムへのアクセスは、発行者と該当するファイル・システムに固有の発行者鍵 K_I を用いた暗号化通信により行なわれるので、他のファイル・システムが無関係のデータを取り込んだり、発行者以外がファイル・システムへ無断で読み書きしたりすることはできない。

[0080] 図5には、比較的大容量のICカードを用いて実現される、電子マネーや電子チケット、その他の価値情報を運用するサービス提供システムの全体的構成を模式的に示している。

[0081] 図示のシステム1は、例えば、ICカード発行者21が使用する発行者用通信装置11と、カード記憶領域運用者22が使用する運用者用通信装置12と、装置製造者23が使用する製造者用通信装置13と、カード記憶領域使用者24が使用する記憶領域分割装置14及び運用ファイル登録装置15とで構成される。

[0082] システム1では、ICカード発行者21がカード所有者26にICカード16を発行した場合に、所定の条件に基づいて、カード記憶領域使用者24によって提供されるサービスに係わるファイル・データをICカード16に登録し、カード所有者26が単体のICカード16を用いて、ICカード発行者21及びカード記憶領域使用者24の双方のサービスを受けることを可能にするものである。

[0083] 図1に示すように、システム1では、発行者用通信装置11、運用者用通信装置12、製造者用通信装置13、記憶領域分割装置14及び運用ファイル登録装置15が、ネットワーク17を介して接続される。

[0084] ICカード発行者21は、ICカード16の発行を行なう者であり、ICカード16を用いて自らのサービスを提供する。

[0085] カード記憶領域運用者22は、ICカード発行者21からの依頼を受けて、ICカード発行者21が発行したICカード16内の記憶部(半導体メモリ)に構成される記憶領域のうち、ICカード発行者21が使用しない記憶領域をカード記憶領域使用者24に貸し出すサービスを行なう者である。

[0086] 装置製造者23は、カード記憶領域運用者22から依頼を受けて、記憶領域分割装

置14を製造し、カード記憶領域使用者24に納品する者である。

- [0087] カード記憶領域使用者24は、カード記憶領域運用者22に依頼を行ない、ICカード16の記憶領域を使用して自らの独自のサービスを提供する者であり、メモリ領域を分割して新たなファイル・システムを作成するサービス提供元事業者(前述)に相当し、自己のファイル・システムを利用して自身のサービス提供を行なう。
- [0088] カード所有者26は、ICカード発行者21からICカード16の発行を受け、ICカード発行者21が提供するサービスを受ける者である。カード所有者26は、ICカード16の発行後に、カード記憶領域使用者24が提供するサービスを受けることを希望する場合には、記憶領域分割装置14及び運用ファイル登録装置15を用いて、カード記憶領域使用者24のサービスに係わるファイル・データをICカード16に記憶し、その後、カード記憶領域使用者24のサービスを受けることができるようになる。
- [0089] システム1は、ICカード発行者21のサービスと、カード記憶領域使用者24のサービスとを単体のICカード16を用いて提供するに当たって、ICカード発行者21及びカード記憶領域使用者24のサービスに係わるファイル・データが記憶される記憶領域に、権限を有しない他人によって不正にデータの書き込み及び書き換えなどが行なわれることを困難にする構成を有している。
- [0090] ICカード16は、その字義通り、カード型のデータ通信装置であってもよいし、いわゆるICカード機能が実装された半導体チップを内蔵した携帯電話機(あるいはその他の携帯端末)として具現化されることもある。
- [0091] なお、図5では、それぞれ単数のICカード発行者21、カード記憶領域使用者24及びカード所有者26がある場合を例示したが、これらは、それぞれ複数であってもよい。
- [0092] 本実施形態では、ICカードの単一のメモリ領域上にサービス提供元事業者毎のファイル・システムを割り当て、単一のデータ通信装置を複数の事業者で共有し、単一のデータ通信装置により複数のサービスを提供する。このような分割ファイル・システム構成により、元のカード発行者が利用するメモリ領域の他に、元のカード発行者の許可を得て特定のサービス提供元事業者が利用可能となるメモリ領域と、元のカード発行者の許可を得て複数の事業者間で共通に利用可能となるメモリ領域を運用する

ことができる。

- [0093] 特に、元のカード発行者が利用するファイル・システム以外に、各サービス提供元事業者が個別に利用可能となる1以上のファイル・システムを運用する場合、ファイル・システム間の境界がファイヤ・ウォールとして機能し、他のファイル・システム(すなわち他のサービス提供元事業者)からのアクセス(不正侵入)を好適に排除することができる。
- [0094] ここで、図6ー図9を参照しながら、ICカード内のメモリ領域の運用形態について説明する。
- [0095] 図6には、元のカード発行者が自らのファイル・システムのみを管理しているメモリ領域の状態を示している。元のカード発行者のシステム・コードSC1は、システム・コードの管理機構が付与する。外部機器又はプログラムがカード発行者のファイル・システムにアクセスする場合は、SC1を識別コード(すなわち、要求コマンドの引数)とする。
- [0096] 図7には、カード発行者が自らのファイル・システムの空き領域の内、ある範囲のメモリを領域管理者に貸与(又は譲渡)することが許可できることを示している。この段階では、まだメモリ領域上のファイル・システムに対して分割が行なわれている訳ではない。カード発行者は、自らのファイル・システムに空き領域はあるうちは、複数の領域管理者に対して、メモリを貸与することを許可できる。例えば、4ビットのシステム・コードでファイル・システムを識別するという実装では、最大16分割(15回まで分割)することができる。
- [0097] 図8には、他のサービス提供元事業者が、カード発行者から許可された領域においてメモリ領域を分割し、新たなファイル・システムを生成した状態を示している。この新規ファイル・システムには、システム・コードの管理機構からシステム・コードSC2が付与されている。外部機器又はプログラムが、当該メモリ領域管理者(サービス提供元事業者)の運用するファイル・システムにアクセスする場合は、SC2を識別コード(要求コマンドの引数)とする。
- [0098] 図9には、共通領域管理者が、カード発行者から許可された領域において、共通領域のシステム・コードSC0でメモリを分割した状態を示している。外部機器又はプログ

ラムがこの共通領域管理者の運用領域であるファイル・システムにアクセスする場合には、そのシステム・コードSC0を識別コード(要求コマンドの引数)とする。

- [0099] 図6に示した初期のメモリ領域の状態から、他のサービス提供元事業者用のファイル・システムを分割するためには、当該事業者は、カード発行者に対してメモリ領域の使用に関する許可を求める。そして、カード発行者はメモリ領域の使用、すなわちファイル・システムの分割を許可する場合には、分割技術管理者から、ファイル・システムの分割に必要となる「分割素パッケージ」を取得する。カード発行者は、取得した分割素パッケージと、新たなサービス提供元事業者に使用を許可する分割領域の大きさ(ブロック数)とからなるデータ・ブロックをさらに自己の発行者鍵 K_I で暗号化して、分割パッケージを作成し、これを用いてファイル・システムの分割要求を行なう。
- [0100] 但し、メモリ領域を分割して新たなファイル・システムを作成する手順自体は本発明の要旨ではないので、ここではこれ以上説明しない。
- [0101] 図10には、分割操作の繰り返しにより、ICカードのメモリ領域上に複数のファイル・システムが共存するメモリ空間の構造を模式的に示している。
- [0102] 図示の通り、ファイル・システム毎にシステム・コードSCとエリアIDが設定されるとともに、当該領域を使用するサービス提供元事業者(元のカード発行者を含む)の発行者鍵 K_I で相互認証を行なうことができる。これによって、ファイル・システムが割り振られたサービス提供元事業者は、元のカード発行者や分割技術者とは独立して、自己のファイル・システムのセキュリティに関する脅威を分析、管理、並びに運用することができる。
- [0103] また、サービス提供元事業者が自己のファイル・システムへアクセスする際には、基本的には、エリアIDの要求と、相互認証という手続きを経て行なわれる。まず、自身が判っているシステム・コードを引数にしてファイル・システムに対するポーリングを行なうことによって、該当するファイル・システムのメモリ領域上でのエリアIDを取得することができる。次いで、このエリアIDと発行者鍵 K_I を用いて相互認証を行なう。そして、相互認証が成功裏に終わると、ファイル・システムへのアクセスが許可される。
- [0104] 図11には、外部機器とICカードの間で交換される要求コマンドの構造を模式的に示している。図示の通り、各サービス提供元事業者(元のカード発行者を含む)は、

要求コマンド(例えばリード要求やライト要求、データ消去要求、エリア／サービス登録(後述)など)は、事業者自身と該当するファイル・システムに固有の発行者鍵 K_1 を用いてパッケージ化して暗号化通信により行なわれる。したがって、他のファイル・システムが要求コマンドから無関係のデータを取り込んだり、第3者がファイル・システムへ無断で読み書きしたりすることはできない。

- [0105] ICカードのメモリ領域は、分割操作を繰り返すことにより、図10に示すように複数のファイル・システムが共存する構造となる。元のカード発行者の許可によりICカード上で自己のファイル・システムを取得したサービス提供元事業者は、それぞれ自己のファイル・システムを利用してエリアやサービスを配設し(後述)、自らICカードの発行者であるかのように、自身の事業展開に利用することができる。
- [0106] 以下では、1つのファイル・システム内での運用形態について説明する。基本的には、どのファイル・システムにおいても同様の動作が実現されるものとする。また、ファイル・システムの操作を行なうためには、ポーリングによるエリアIDの要求と、相互認証という手続き(前述)を経ていることを前提とする。
- [0107] ファイル・システム内には、電子決済を始めとする外部との電子的な価値情報のやり取りなど、1以上のアプリケーションが割り当てられている。アプリケーションに割り当てられているメモリ領域を「サービス・メモリ領域」と呼ぶ。また、アプリケーションの利用、すなわち該当するサービス・メモリ領域へアクセスする処理動作のことを「サービス」と呼ぶ。サービスには、メモリへの読み出しアクセス、書き込みアクセス、あるいは電子マネーなどの価値情報に対する価値の加算や減算などが挙げられる。
- [0108] ユーザがアクセス権を持つかどうかに応じてアプリケーションの利用すなわちサービスの起動を制限するために、アプリケーションに対して暗証コードを割り当て、サービス実行時に暗証コードの照合処理を行なうようになっている。また、サービス・メモリ領域へのアクセスは、アプリケーションのセキュリティ・レベルなどに応じて、適宜暗号化通信が行なわれる。
- [0109] ユーザがアクセス権を持つかどうかに応じてアプリケーションの利用すなわちサービスの起動を制限するために、アプリケーションに対して暗証コードすなわちPINを割り当て、サービス実行時にPINの照合処理を行なうようになっている。また、サービス・メ

メモリ領域へのアクセスは、アプリケーションのセキュリティ・レベルなどに応じて、適宜暗号化通信が行なわれる。

- [0110] 本実施形態では、ICカード内のメモリ領域に設定されているそれぞれのファイル・システムに対して、「ディレクトリ」に類似する階層構造を導入する。そして、メモリ領域に割り当てられた各アプリケーションを、所望の階層の「エリア」に登録することができる。例えば、一連のトランザクションに使用される複数のアプリケーション、あるいは関連性の深いアプリケーション同士を同じエリア内のサービス・メモリ領域として登録する(さらには、関連性の深いエリア同士を同じ親エリアに登録する)ことによって、メモリ領域のアプリケーションやエリアの配置が整然とし、ユーザにとってはアプリケーションの分類・整理が効率化する。
- [0111] また、ファイル・システムへのアクセス権を階層的に制御するために、アプリケーション毎にPINを設定できる以外に、各エリアに対してもPINを設定することができるようにしている。例えば、あるエリアに該当するPINを入力することにより、照合処理並びに相互認証処理を経て、エリア内のすべてのアプリケーション(並びにサブエリア)へのアクセス権を与えるようにすることもできる。したがって、例えば、該当するエリアに対するPINの入力を1回行なうだけで、一連のトランザクションで使用されるすべてのアプリケーションのアクセス権を得ることができるので、アクセス制御が効率化するとともに、機器の使い勝手が向上する。
- [0112] さらに、あるサービス・メモリ領域に対するアクセス権限が単一でないことを許容し、それぞれのアクセス権限毎、すなわちサービス・メモリ領域において実行するサービスの内容毎に、暗証コードを設定することができる。例えば、同じサービス・メモリ領域に対して起動するサービスが「読み出し」と「読み出し及び書き込み」とでは、別々のPINが設定される。また、電子マネーやその他の価値情報に対する「増額」と「減額」とでは、別々のPINが設定される。また、あるメモリ領域に対する読み出しについてはPINの入力が必要でないが、書き込む場合にはPINの入力を必須とさせることが可能である。
- [0113] 図12には、ファイル・システム内のデータ構造例を模式的に示している。図示の例では、ファイル・システムが持つ記憶空間には、「ディレクトリ」に類似する階層構造が

導入されている。すなわち、メモリ領域に割り当てられた各アプリケーションを、所望の階層エリアにサービス・メモリ領域として登録することができる。例えば、一連のトランザクションに使用されるアプリケーションなど、関連性の深いアプリケーション同士を同じエリアに登録する(さらには、関連性の深いエリア同士を同じ親エリアに登録する)ことができる。

[0114] また、ファイル・システム内に割り当てられたアプリケーション(すなわちサービス・メモリ領域)並びにエリアは暗証コード定義ブロックを備えている。したがって、アプリケーション毎に、あるいはエリア毎にPINを設定することができる。また、ファイル・システムに対するアクセス権は、アプリケーション単位で行なうとともに、並びにエリア単位で行なうことができる。

[0115] さらに、あるサービス・メモリ領域に対するアクセス権限が単一でなく、実行するサービスの内容毎に、PINを設定することができる。例えば、同じサービス・メモリ領域に対して起動するサービスが「読み出し」と「読み出し及び書き込み」とでは、別々のPINが設定され、また、電子マネーやその他の価値情報に対する「増額」と「減額」とでは、別々のPINが設定される。

[0116] 照合部は、例えば電磁誘導作用に基づく非接触近距離通信又はUART48やI²C49などのプロトコル・インターフェースを介して送られてくるPINを、各アプリケーション又はディレクトリに割り当てられたエリア又はサービス・メモリ領域に設定されている暗証コードと照合して、一致するメモリ領域に対するアクセスを許可する。アクセスが許可されたメモリ領域は、プロトコル・インターフェースを介して読み書きが可能となる。

[0117] このようにファイル・システム内には、アプリケーションに割り当てられたさまざまなサービス・メモリ領域が割り当てられており、各サービス・メモリ領域に対して適用可能な1以上のサービスが設けられている。本実施形態では、エリア単位、並びにアプリケーション単位でアクセス制限を行なう以外に、アプリケーションに適用されるサービスの種類毎にPINを設定して、サービス単位でアクセス制限を行なうことができる。

[0118] 図13には、ファイル・システムの基本構成を示している。図12を参照しながら既に説明したように、ファイル・システムに対して、「ディレクトリ」に類似する階層構造が導

入され、所望の階層のエリアに、アプリケーションに割り当てられたサービス・メモリ領域を登録することができる。図13に示す例では、エリア0000定義ブロックで定義されるエリア0000内に、1つのサービス・メモリ領域が登録されている。

[0119] 図示のサービス・メモリ領域は、1以上のユーザ・ブロックで構成される。ユーザ・ブロックはアクセス動作が保証されているデータ最小単位のことである。このサービス・メモリ領域に対しては、サービス0108定義ブロックで定義されている1つのサービスすなわちサービス0108が適用可能である。

[0120] エリア単位、並びにアプリケーション単位でアクセス制限を行なう以外に、サービスの種類毎に暗証コードを設定して、サービス単位でアクセス制限を行なうことができる。アクセス制限の対象となるサービスに関する暗証コード設定情報は、暗証コード専用のサービス(すなわち「暗証コード・サービス」)として定義される。図13に示す例では、サービス0108に関する暗証コードが暗証コード・サービス0128定義ブロックとして定義されている。その暗証コード・サービスの内容は暗証コード・サービス・データ・ブロックに格納されている。

[0121] サービス0108に対する暗証コード・サービスが有効になっている場合、サービス0108を起動してそのユーザ・ブロックに読み出し又は書き込み動作を行なう前に、暗証コード・サービス0128を使用した暗証コードの照合が必要となる。具体的には、暗号化あり読み書き(Read/Write)コマンドを使用する場合は、相互認証前にサービス0108に対する暗証コードすなわちPINの照合を行なう。

[0122] また、アプリケーションに割り当てられたサービス・メモリ領域を所望の階層のエリアに登録するとともに、エリアを階層化する(関連性の深いエリア同士を同じ親エリアに登録する)ことができる。この場合、エリア毎にPINを設定することにより、エリアをアクセス制限の単位とすることができる。図14には、ICカード50のメモリ空間においてエリアが階層化されている様子を示している。同図に示す例では、エリア0000定義ブロックで定義されているエリア0000内に、エリア1000定義ブロックで定義されている別のエリア1000が登録されている。

[0123] 図14に示す例では、さらにエリア1000内には、2つのサービス・メモリ領域が登録されている。一方のサービス・メモリ領域に対しては、サービス1108定義ブロックで定

義されているサービス1108と、サービス110B定義ブロックで定義されているサービス110Bが適用可能である。このように、1つのサービス・メモリ領域に対してサービス内容の異なる複数のサービスを定義することを、本明細書中では「オーバーラップ・サービス」と呼ぶ。オーバーラップ・サービスにおいては、同じサービス・エリアに対して、入力したPINに応じて異なるサービスが適用されることになる。また、他方のサービス・メモリ領域に対しては、サービス110C定義ブロックで定義されているサービス110Cが適用可能である。

- [0124] 各サービス・メモリ領域に設定されているサービスを起動してそのユーザ・ブロックに読み出し又は書き込み動作を行なうことができる。勿論、図13を参照しながら説明したように、サービス毎に暗証コード・サービスを定義することができる。この場合、サービスに対する暗証コード・サービスが有効になっているときには、暗証コード・サービスを使用したPINの照合を行なってからサービスの起動が許可される。
- [0125] また、複数のサービスに対して共通のPINを設定したい場合には、これらサービスを含むエリアを作成し、このエリアに対して共通の暗証コード・サービスを適用することができる。
- [0126] 図14に示す例では、エリア1000に関する暗証コードが、暗証コード・サービス1020定義ブロックとして定義されている。その暗証コード・サービスの内容は暗証コード・サービス・データ・ブロックに格納されている。
- [0127] エリア1000に対する暗証コード・サービスが有効(後述)になっている場合、暗証コード・サービス1020を使用した暗証コードの照合を行なった後に、エリア1000内の各サービスを起動してそのユーザ・ブロックに読み出し又は書き込み動作を行なうことが可能となる。
- [0128] ここで、エリア1000内のサービスに暗証コード・サービスが適用されており且つこれが有効となっている場合には、さらにその暗証コード・サービスを使用した暗証コードの照合を経てからでないと、そのユーザ・ブロックに読み出し又は書き込み動作を行なうことはできない。
- [0129] 図13及び図14に例示したように、暗証コード照合の対象となるエリアやサービスに対応する暗証コード・サービスは一意に与えられる。

- [0130] なお、ファイル・システム内にエリアやサービスを登録するための手順自体は本発明の要旨に直接関連しないので、ここでは説明を省略する。
- [0131] 図13及び図14に例示したように、ファイル・システム内に登録されたエリアやサービスに対してPINを適用して、エリア単位、あるいはサービス単位でアクセス制御を行なうことができる。また、1つのサービス・メモリ領域に対して複数のサービス(オーバーラップ・サービス)を登録することができるが、サービス毎にPINを適用することで、同じサービス・メモリ領域に対して複数のアクセス方法を定義することができる。
- [0132] 但し、本実施形態では、ファイル・アクセスへアクセスする際、発行者鍵を用いた相互認証処理(前述)は必須であるが、PIN照合処理は任意である。すなわち、サービス又はエリアに対する暗証コード・サービスが有効になっている場合にのみ、サービスの起動又はエリアへのアクセスを行なう前に、暗証コードの照合が要求され、暗証コード・サービスが無効にされている場合には、PINの照合は要求されない。
- [0133] PINの適用内容は、暗証コード・サービス定義ブロックの暗証コード・サービス・データ・ブロックに記述されている。図15には、暗証コード・サービス・データ・ブロックのデータ構造を模式的に示している。同図に示すように、暗証コード定義領域は、暗証番号領域と、入力失敗回数記憶領域と、最大許容入力失敗回数設定領域と、暗証番号使用選択領域と、アクセス許可フラグとで構成されている。
- [0134] ユーザが入力したPINが一致した場合にのみ、該当するサービス又はエリアの暗証コード・サービス・データ・ブロック内のアクセス許可フラグを立てて、其処へのアクセスを許可する。
- [0135] アクセス許可フラグは、該当するアプリケーション又はディレクトリのアクセス可否状態を示すためのフラグであり、アクセス許可フラグが設定されたサービス又はエリアはアクセス許可状態である。PINが設定されたサービスやエリアのアクセス許可フラグは、デフォルトではアクセス不可状態であり、PIN照合処理及びファイル・システムの発行者鍵を用いた相互認証処理に成功した後、アクセス許可フラグが設定されて、アクセス許可状態に転じる。また、アクセス許可フラグを設定し続けると、ICカードが紛失した場合や盗難に遭った場合にサービスやエリアの無断使用・不正使用によりユーザが損害を被るおそれがある。このため、ICカードは、例えば電磁波が途絶えた

ことに応答してアクセス許可状態を自動的にアクセス不可にする機構を備えていてもよい。

- [0136] また、誤ったPINが入力された場合には、その都度、入力失敗回数記憶領域の記録を更新する。そして、入力失敗回数が最大許容入力失敗回数設定領域に設定された最大許容入力失敗回数に到達した場合には、該当するサービスの起動又はエリアに対するアクセスを禁止する。
- [0137] 一般には、この入力失敗回数は、一度入力に成功したらクリアするべきものである。このようにして悪意あるユーザがしらみつぶしに暗証コードを調べることを防止する。また、ユーザが誤って最大許容入力失敗回数に達して暗証コード入力に失敗してしまった場合は、ICカードを管理する管理者（例えば分割技術管理者や元のカード発行者）のみが入力失敗回数記憶領域をクリアできるようにしてもよい。この管理者の認証には、例えば後述するような秘密鍵による認証を使用することもできる。
- [0138] 図16には、ユーザから入力された暗証コードに従って、サービスの起動又はエリアへのアクセス権を制御するための処理手順をフローチャートの形式で示している。
- [0139] ユーザから暗証コードを入力すると（ステップS11）、各暗証コード・サービス定義ブロックの暗証コード・サービス・データ・ブロックにアクセスして、暗証コードが一致するか否かを判別する（ステップS12）。
- [0140] 暗証コード・サービス・データ・ブロックのPINがユーザ入力されたPINと一致する場合には、その暗証コード・サービス・データ・ブロック内のアクセス許可フラグを設定して、対応するサービス又はエリアをアクセス可能状態にする（ステップS13）。
- [0141] 例えば、ICチップをリーダ／ライタにかざして、リーダ／ライタに接続されている外部機器（図示しない）のユーザ・インターフェースを用いて入力されたPINを、電磁誘導作用に基づく非接触近距離通信インターフェースでICカードに送信することができる。
- [0142] 図16に示すようにPINを用いてアプリケーションやディレクトリへのアクセス権を制御する場合、悪意のあるユーザはしらみつぶしにPINを調べることにより、セキュリティの壁が破られる可能性がある（特に桁数の少ない暗証コードを用いる場合）。このため、本実施形態では、暗証コード定義領域において、最大許容入力回数を設定して

、入力失敗回数が最大許容入力回数に到達したアプリケーション又はディレクトリをアクセス不可状態に設定することで、アクセス制御を行なうようにしている。

[0143] 図17には、PINの入力失敗回数によりサービスやエリアへのアクセス権制御を行なうための処理手順をフローチャートの形式で示している。

[0144] ユーザからPINを入力すると(ステップS21)、各暗証コード・サービス定義ブロックにアクセスして、PINが一致するか否かを判別する(ステップS22)。

[0145] ユーザ入力されたPINが暗証コード・サービス定義ブロックのPINと一致する場合には、その暗証コード・サービス・データ・ブロック内のアクセス許可フラグを設定して、該当するサービス又はエリアをアクセス可能状態にする(ステップS23)。

[0146] 他方、ユーザ入力されたPINがいずれの暗証コード・サービス定義ブロックのPINとも一致しない場合には、暗証コード定義領域内の入力失敗回数を更新する(ステップS24)。また、ユーザ入力されたPINがいずれの暗証コード・サービス定義ブロックのPINと一致し、照合に成功した場合には、入力失敗回数を0にクリアする。

[0147] そして、ステップS25では、更新された入力失敗回数が、暗証コード定義領域内で設定されている最大許容入力回数に到達したか否かを判断する(ステップS25)。

[0148] もし、入力失敗回数が最大許容入力回数に到達してしまったならば、その暗証コード定義領域内のアクセス許可フラグの設定を解除して、該当するサービス又はエリアをアクセス不可状態にする(ステップS26)。この結果、悪意のあるユーザがしらみつぶしにPINを調べる行為を取り締まることができる。

[0149] また、ユーザが誤って最大許容入力失敗回数に達して暗証コード入力に失敗してしまった場合は、ICカードを管理する管理者(例えば、分割技術管理者、または元のカード発行者)のみが入力失敗回数記憶領域をクリアできるようにしてもよい。この管理者の認証には、例えば秘密鍵による認証を使用することもできる。

[0150] 上述したように、本実施形態では、ファイル・システム毎に管理し、各ファイル・システムのセキュリティに関する脅威を分析、管理、並びに運用するようになっている。

[0151] 例えば、電磁誘導に基づく非接触近況通信インターフェース、あるいはUART48やI²C49などの有線インターフェースを介して、あるファイル・システムへのアクセスが行なわれると、当該ファイル・システムの発行者鍵KIを用いた相互認証、並びにPIN

照合処理が行なわれ、これらの処理手続きに成功すると当該ファイル・システムは解除状態となり、読み／書きなど許可されたアクセス動作が可能となる。発行者鍵を用いた相互認証処理(前述)は必須であるが、PIN照合処理は任意であり、PIN照合が有効化されている場合のみその照合処理を行なう。また、認証・照合処理が成功裏に終わり、ファイル・システムが解除状態になった場合であっても、ファイル・システム内のエリアやサービスに個別のPIN照合が設定されている場合には、さらに逐次的にPIN照合処理が要求される。

- [0152] ここで、ICカードのメモリ領域がサービス提供元事業者毎の複数のファイル・システムに分割され共用されるシステムにおいては、あるファイル・システムへのアクセスを試み、相互認証処理並びにPIN照合処理を経て、解除状態となりセッションが確立した際、この解除状態における他のファイル・システムのセキュリティへの影響が問題となる。何故ならば、セッションの状態が保たれると、その間、他のファイル・システムへのクラッキングの脅威があるからである。
- [0153] そこで、本実施形態では、ICカードのメモリ領域に複数のファイル・システムを分割する機能と、各ファイル・システム上のディレクトリやファイルに対する暗証コードの照合機能を連携させることにより、ファイル・システム毎に独立してセキュリティに関する脅威を分析、管理、並びに運用するようにした。
- [0154] すなわち、ICカードのメモリ領域上に、論理的に複数のファイル・システムが配置されている状態で(例えば、図10を参照のこと)、外部機器又はプログラムがアクセス先のファイル・システムを変更したとき、各メモリ領域が保持しているシステム管理情報(相互認証情報を含む)やPINの解除情報などをリセットする。さらに、ICカードへの電源投入後、一定時間(例えば、利用時期のクラッキング技術やコンピュータの処理速度から、利用しているセッション暗号スキームを絶対に解読することができない時間)が経過した後、電源をリセットすることで、同様の相互認証・PIN照合情報をリセットする。
- [0155] 図18には、ICカード用のオペレーティング・システム(図4を参照のこと)で管理されている、相互認証・PIN照合情報の状態遷移を示している。
- [0156] システム電源投入時、若しくはOSブート後は、ファイル・システムへのアクセス時に

相互認証とPIN照合が求められる認証状態となる。但し、発行者鍵を用いた相互認証処理(前述)は必須であるが、PIN照合処理は任意であり、PIN照合が有効化されている場合のみその照合処理が求められる。

[0157] ここで、電磁誘導に基づく非接触近況通信インターフェース、あるいはUART48やI²C49などの有線インターフェースを介して、外部機器又はプログラムとの間で相互認証が行なわれ、さらにPIN照合処理が行なわれ、これらの処理が成功裏に終了すると、システムは解除状態となり、読み／書きなど許可されたアクセス動作が可能となる。

[0158] 解除状態では、ICカードへの電源投入後、一定時間(例えば、利用時期のクラッキング技術やコンピュータの処理速度から、利用しているセッション暗号スキームを絶対に解読することができない時間)が経過した後、電源をリセットすることで、認証状態へ復帰する。

[0159] また、あるファイル・システムにおいて解除状態となった後、他のファイル・システムへの切り替えがなされたときにも、認証状態へ復帰する。ファイル・システムを切り替える際には、そのエリアIDを取得するためのポーリング手続きが必要となるので、オペレーティング・システムはこれを検知することができ、エリアIDを返す前に相互認証を実行する(前述)。

[0160] このように、システムが認証状態と解除状態を適宜切り替えることにより、セッションの状態が保たれることによるクラッキングの脅威を排除することができる。

[0161] ここで、図19ー図21を参照しながら、ICカード内のメモリ領域におけるシステム管理とPIN機能管理の連携について説明する。但し、各図ではメモリ領域は3つのファイル・システムに分割されているものとする。

[0162] 図19には、メモリ領域の初期(すなわちリセット直後)の状態を示している。各ファイル・システムは、外部機器又はプログラムがアクセスするための識別子であるシステム・コードSCと、システム管理情報(相互認証情報を含む)、PIN解除情報などを保持することができる。

[0163] 図20には、外部機器又はプログラムがファイル・システム#1に対して識別子SC1を用いてアクセスした際のメモリの状態を示している。外部機器又はプログラムは、戻

り値としてエリアIDを受け取ることができる。ファイル・システム # 1 がアクティブになると、セキュリティ情報でもあるシステム管理情報 # 1 及び PIN 解除情報 # 1 がメモリ領域に保持される。

[0164] 図21には、図20に示した状態から、外部機器又はプログラムがファイル・システム # 2 に対してシステム・コード SC2 を用いてアクセスした直後のメモリの状態を示している。この場合、ファイル・システムの切り替えが発生する。

[0165] アクティブなファイル・システムの切り換えは、すべての論理的な機能の中で、最も優先して行なわれる。ファイル・システム # 2 がアクティブになると同時に、ファイル・システム # 1 がアクティブであったときにメモリ領域上に保持されていたシステム管理情報 # 1 及び PIN 解除情報 # 1 は消去され、これに代わってシステム管理情報 # 2、及び PIN 解除情報 # 2 がメモリに保持される。

[0166] このように、物理的なメモリ領域を複数のファイル・システムに分割する機能と、各ファイル・システム上のディレクトリやファイルに対する PIN 機能とを連携させて考えることで、ファイル・システム毎に安全に管理・運用することができるようになる。

産業上の利用可能性

[0167] 以上、特定の実施形態を参照しながら、本発明について詳解してきた。しかしながら、本発明の要旨を逸脱しない範囲で当業者が該実施形態の修正や代用を成し得ることは自明である。

[0168] 本明細書では、ICカードに内蔵されているメモリ領域についての情報管理方法を例にとって本発明の一実施形態について説明してきたが、本発明の要旨はこれに限定されるものではなく、ICカード以外の機器に内蔵されている単一のメモリ・デバイスにおけるセキュリティの管理にも同様に適用することができる。

[0169] 要するに、例示という形態で本発明を開示してきたのであり、本明細書の記載内容を限定的に解釈するべきではない。本発明の要旨を判断するためには、請求の範囲の記載を参酌すべきである。

図面の簡単な説明

[0170] [図1]図1は、電磁誘導に基づくカード読み書き装置とICカードとの無線通信の仕組みを概念的に示した図である。

[図2]図2は、カード読み書き装置とICカードからなる系を1個のトランスとして捉えてモデル化した図である。

[図3]図3は、本発明の実施形態に係るデータ通信装置のハードウェア構成を示した図である。

[図4]本発明の一実施形態に係るICカードにおけるメモリ領域の制御システム構成を模式的に示した図である。

[図5]図5は、ICカードを用いたサービス提供システムの全体的構成を模式的に示した図である。

[図6]図6は、元のカード発行者が自らのファイル・システムのみを管理しているメモリ領域の状態を示した図である。

[図7]図7は、カード発行者が自らのファイル・システムの空き領域の中で、ある範囲のメモリを領域管理者に貸与(又は譲渡)することが許可できることを示した図である。

[図8]図8は、他のサービス提供元事業者が、カード発行者から許可された領域においてメモリ領域を分割し、新たなファイル・システムを生成した状態を示した図である。

[図9]図9は、共通領域管理者が、カード発行者から許可された領域において、共通領域のシステム・コードSC0でメモリを分割した状態を示した図である。

[図10]図10は、分割操作の繰り返しにより、ICカードのメモリ領域上に複数のファイル・システムが共存するメモリ空間の構造を模式的に示した図である。

[図11]図11は、外部機器とICカードの間で交換される要求コマンドの構造を模式的に示した図である。

[図12]図12は、ファイル・システム内のディレクトリ構造例を模式的に示した図である。

[図13]図13は、ファイル・システムの基本構成を示した図である。

[図14]図14は、ICカード50のメモリ空間においてエリアが階層化されている様子を示した図である。

[図15]図15は、暗証コード・サービス・データ・ブロックのデータ構造を模式的に示した図である。

[図16]図16は、ユーザから入力された暗証コードに従って、サービスの起動又はエリ

アへのアクセス権を制御するための処理手順を示したフローチャートである。

[図17]図17は、PINの入力失敗回数によりサービスやエリアへのアクセス権制御を行なうための処理手順を示したフローチャートである。

[図18]図18は、ICカード用のオペレーティング・システム(図4を参照のこと)で管理されている、相互認証・PIN照合情報の状態遷移を示した図である。

[図19]図19は、複数のファイル・システムに分割されたメモリ領域の初期の状態を示した図である。

[図20]図20は、外部機器又はプログラムがファイル・システム#1に対して識別子SC1を用いてアクセスした際のメモリの状態を示した図である。

[図21]図21は、図20に示した状態から、外部機器又はプログラムがファイル・システム#2に対してシステム・コードSC2を用いてアクセスした直後のメモリの状態を示した図である。

符号の説明

- [0171] 11…発行者用通信装置
- 12…運用者要通信装置
- 13…製造者用通信装置
- 14…記憶領域分割装置
- 15…運用ファイル登録装置
- 16…ICカード
- 17…ネットワーク
- 21…カード発行者
- 22…カード記憶領域運用者
- 23…装置製造者
- 24…カード記憶領域使用者
- 26…カード所有者
- 30…カード機能アナログ回路部
- 31…整流器
- 32…アンテナ

- 33…シリアル・レギュレータ
- 34…搬送波検出器
- 35…クロック抽出器
- 36…クロック選択器
- 37…クロック発振器
- 38…論理回路
- 39…電圧検出器
- 40…データ処理部
- 41…RAM
- 42…ROM
- 43…EEPROM
- 44…信号処理部
- 45…CPU
- 46…データ暗号化エンジン
- 47…エラー訂正部
- 48…UARTインターフェース
- 49… I^2C インターフェース
- 50…リーダ／ライター機能アナログ回路部
- 51…送信アンプ
- 52…送信アンテナ
- 53…受信信号検出器
- 54…受信アンプ・フィルタ
- 55…受信アンテナ
- 100…データ通信装置

請求の範囲

- [1] メモリ空間を備え、1以上のファイル・システムに分割して管理するデータ通信装置であって、
- 外部機器又はプログラムからのアクセスに対し、ファイル・システム毎に相互認証又は暗証コードの照合手続きを要求する認証手段と、
- アクセスに対し、相互認証又は暗証コードの照合手続きが要求されている認証状態、又は相互認証手続き又は暗証コードの照合手続きを経てアクセスが許可されている解除状態のいずれであるかをファイル・システム毎に管理する認証情報管理手段と、
- 所定の事象の発生に応じてファイル・システムの解除状態を認証状態に戻す状態管理手段と、
- を具備することを特徴とするデータ通信装置。
- [2] 前記状態管理手段は、外部機器又はプログラムがアクセス先のファイル・システムを変更したとき、元のアクセス先のファイル・システムの解除状態を認証状態にリセットする、
- ことを特徴とする請求項1に記載のデータ通信装置。
- [3] 前記状態管理手段は、ファイル・システムが解除状態となってから所定期間が経過した後、あるいは電源投入後所定時間経過した後に認証状態にリセットする、
- ことを特徴とする請求項1に記載のデータ通信装置。
- [4] メモリ空間を備え、1以上のファイル・システムに分割して管理するデータ通信装置のメモリ管理方法であって、
- 外部機器又はプログラムからのアクセスに対し、ファイル・システム毎に相互認証又は暗証コードの照合手続きを要求する認証ステップと、
- アクセスに対し、相互認証又は暗証コードの照合手続きが要求されている認証状態、又は相互認証手続き又は暗証コードの照合手続きを経てアクセスが許可されている解除状態のいずれであるかをファイル・システム毎に管理する認証情報管理ステップと、
- 所定の事象の発生に応じてファイル・システムの解除状態を認証状態に戻す状態

管理ステップと、

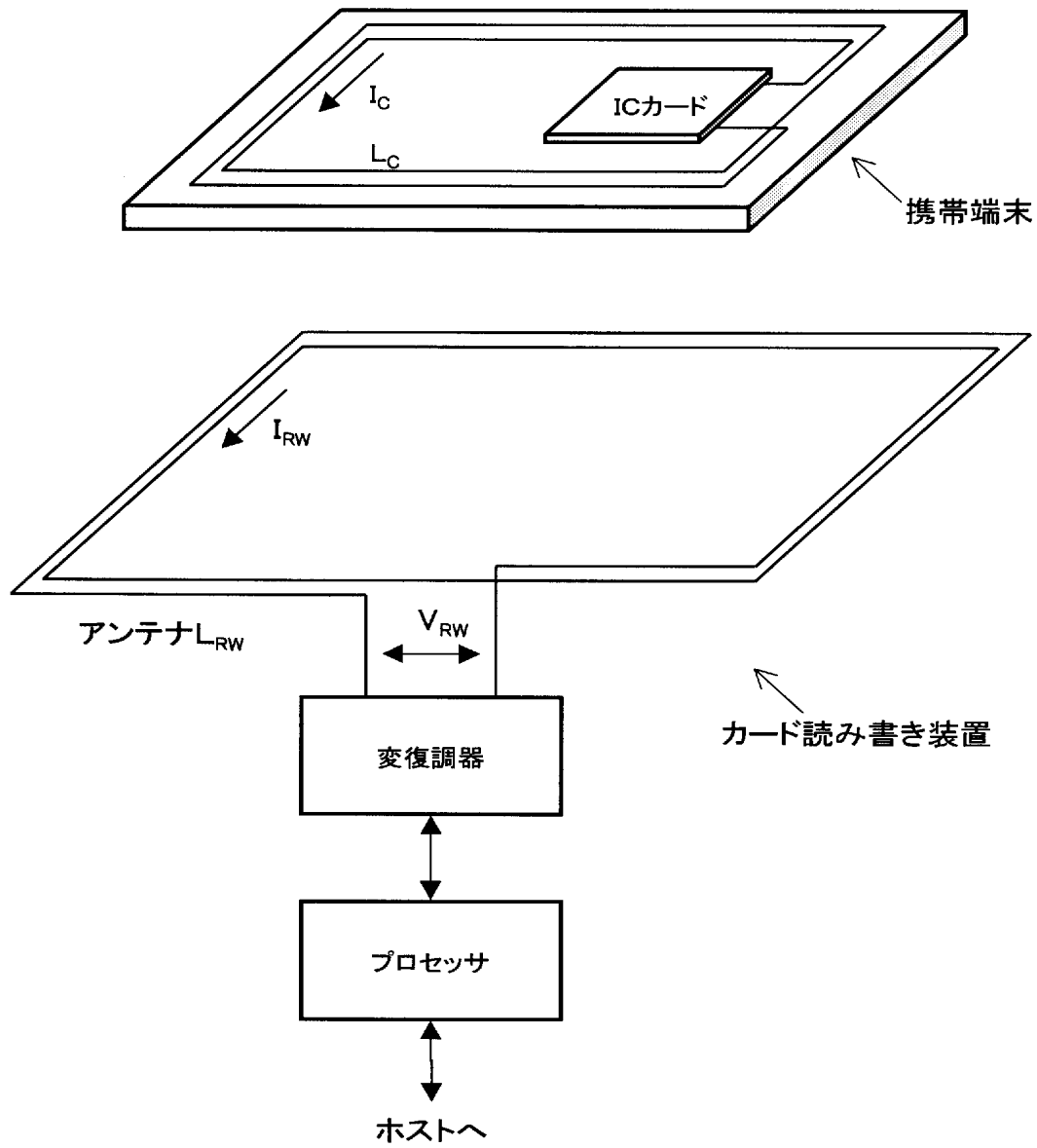
を具備することを特徴とするデータ通信装置のメモリ管理方法。

- [5] 前記状態管理ステップでは、外部機器又はプログラムがアクセス先のファイル・システムを変更したとき、元のアクセス先のファイル・システムの解除状態を認証状態にリセットする、

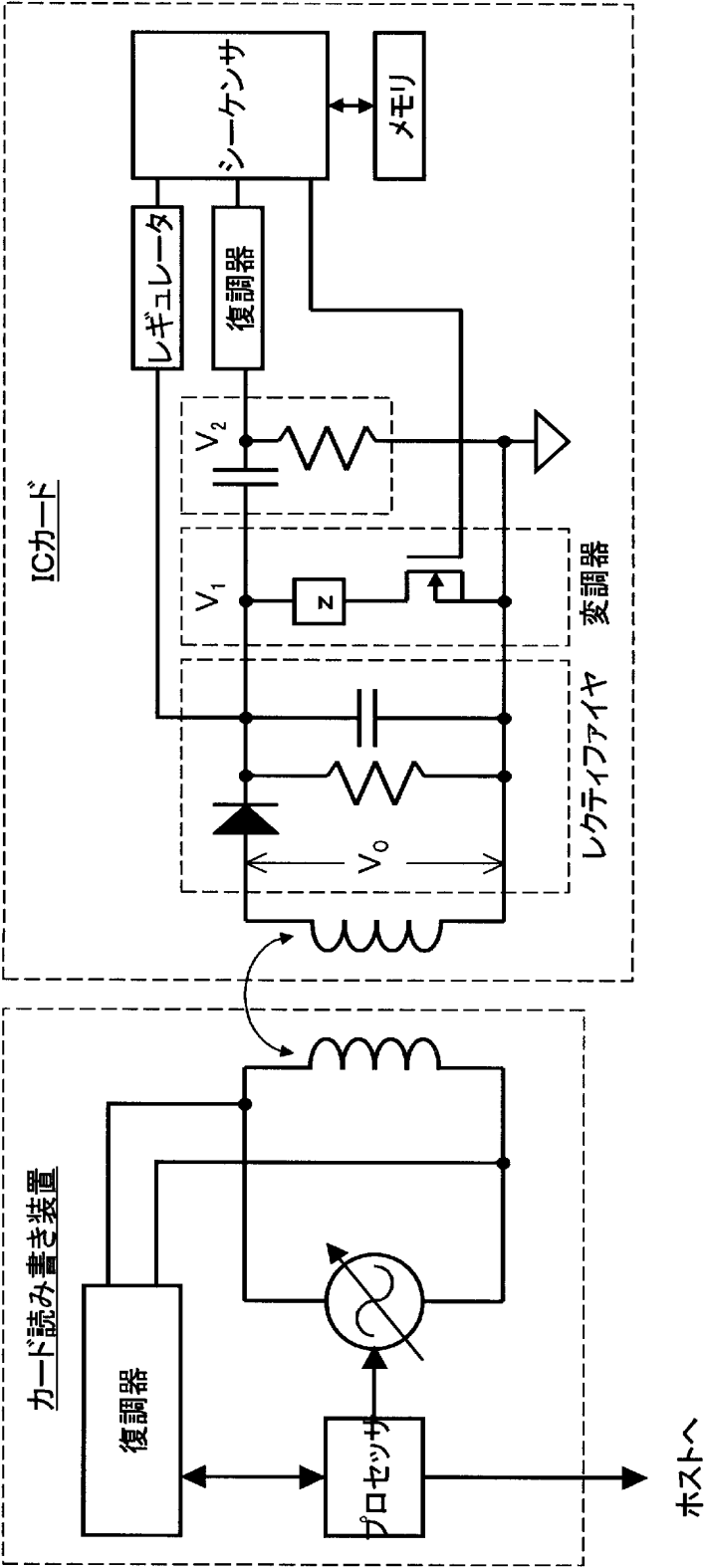
ことを特徴とする請求項4に記載のデータ通信装置のメモリ管理方法。

- [6] 前記状態管理ステップでは、ファイル・システムが解除状態となってから所定期間が経過した後、あるいは電源投入後所定時間経過した後に認証状態にリセットする、ことを特徴とする請求項4に記載のデータ通信装置のメモリ管理方法。

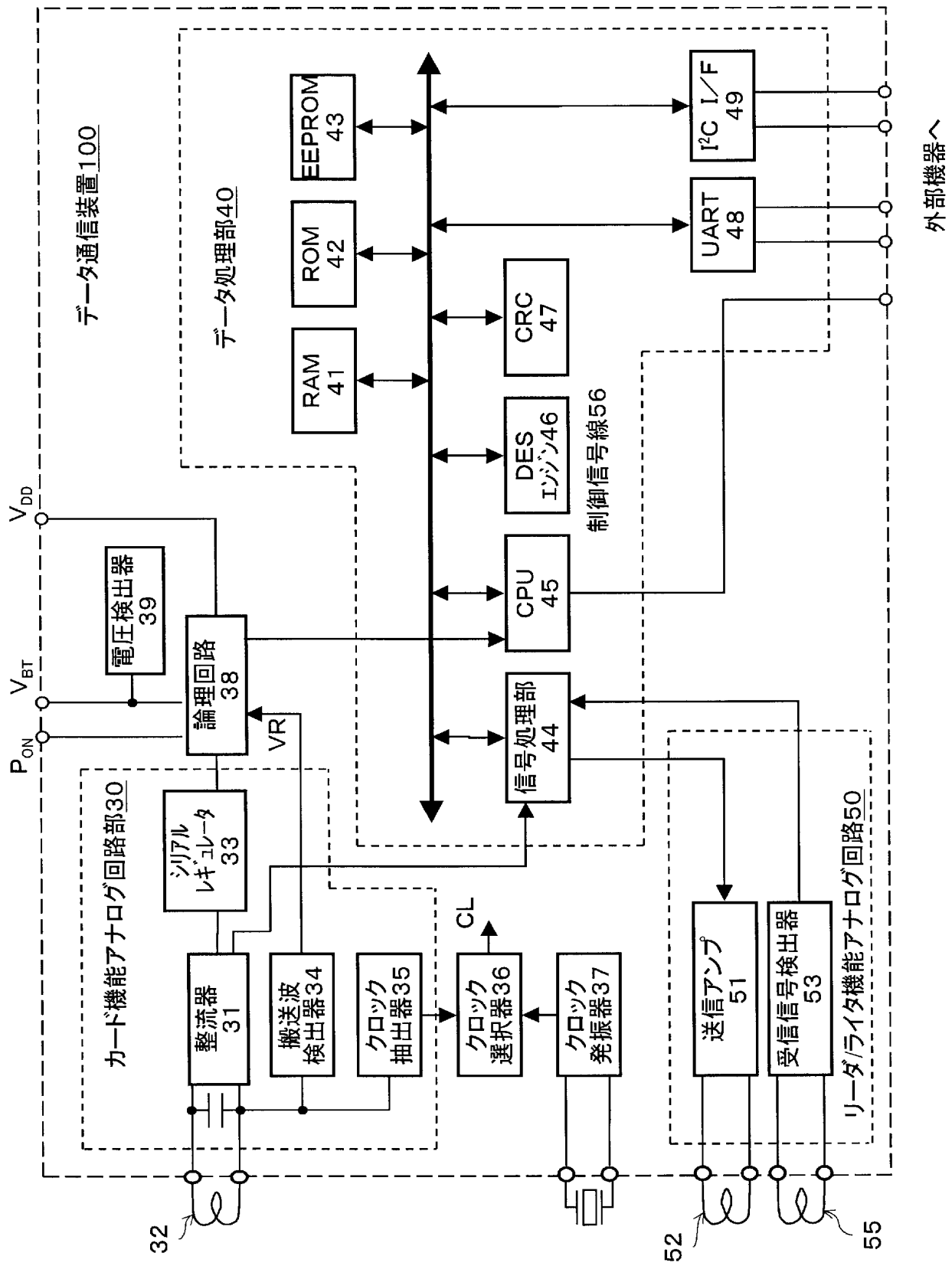
[図1]



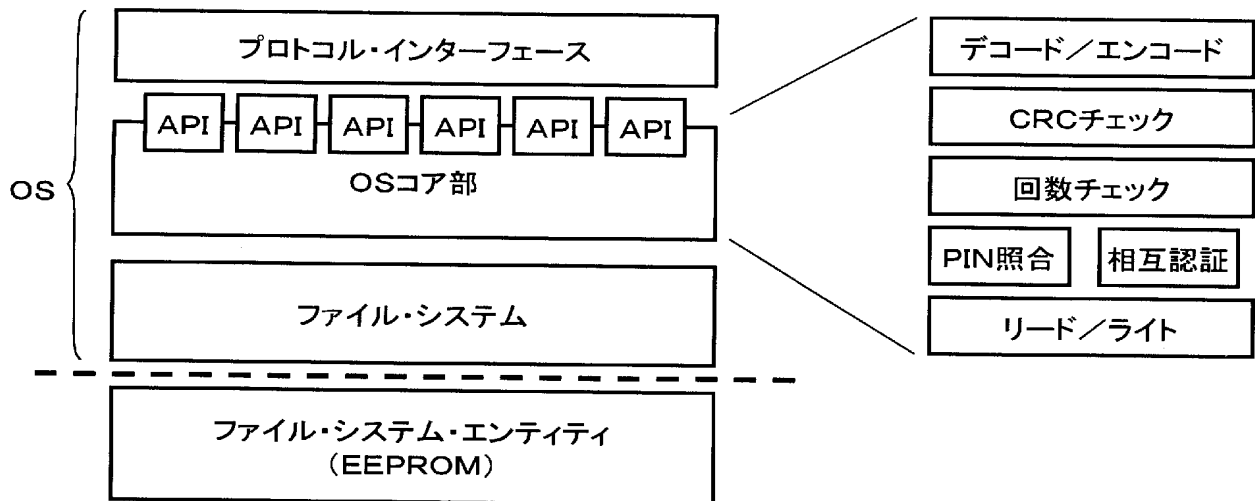
[図2]



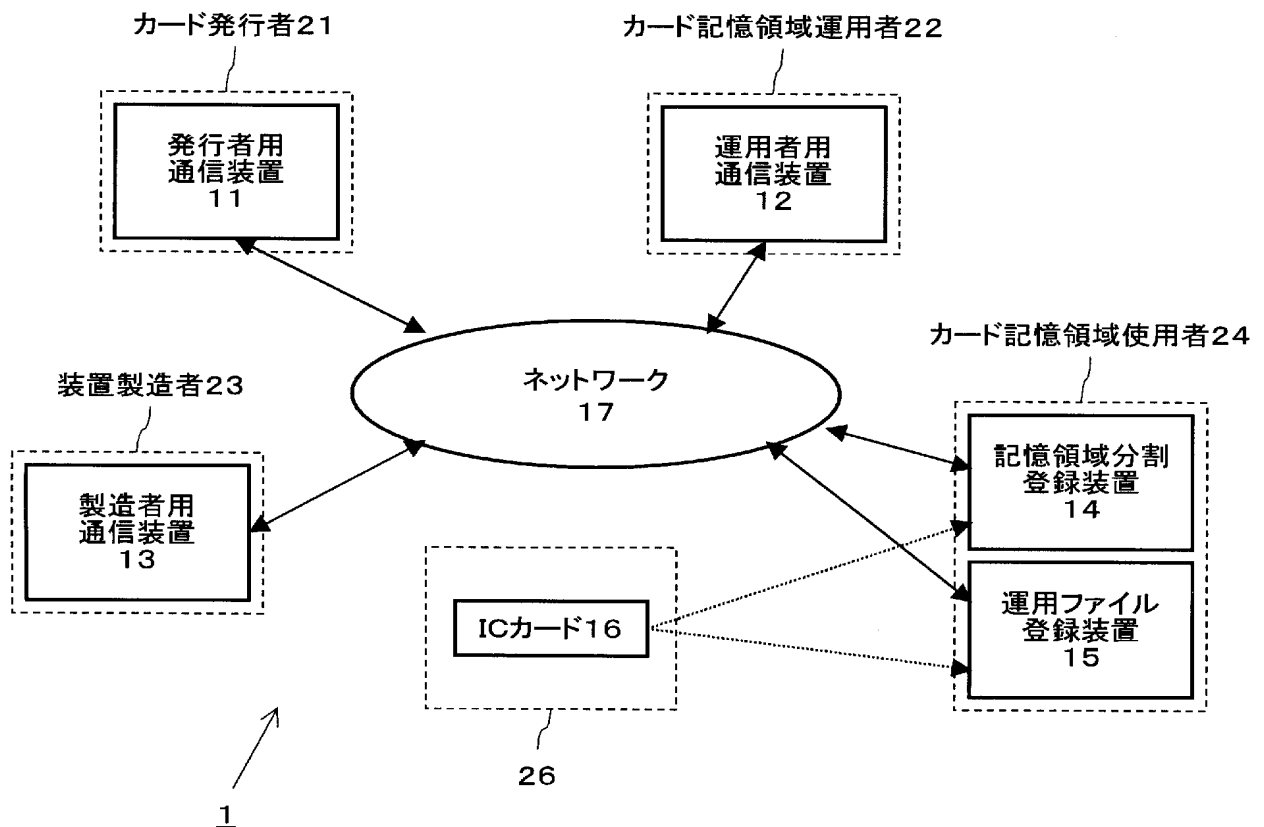
[図3]



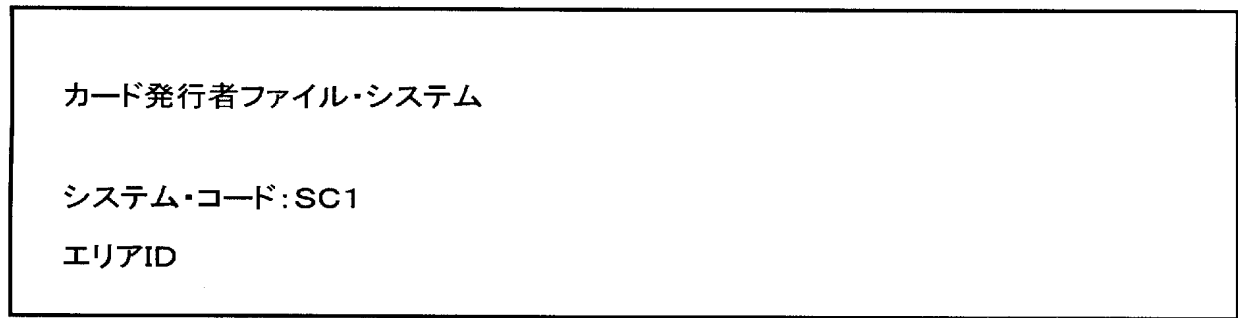
[図4]



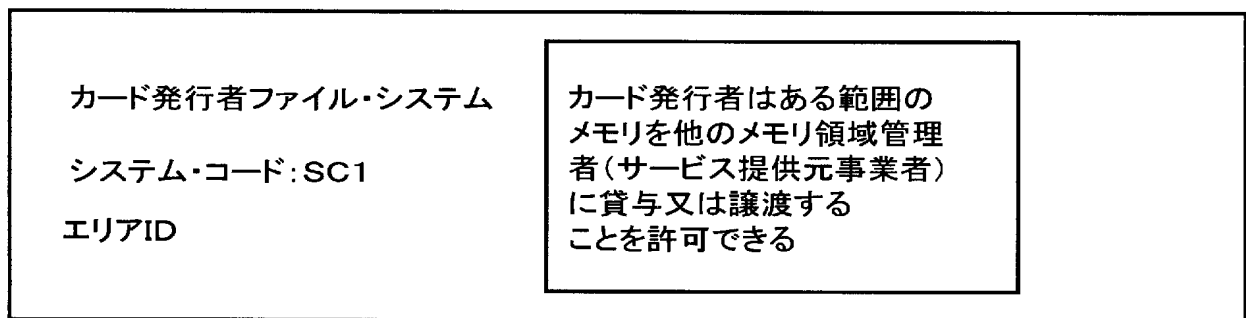
[図5]



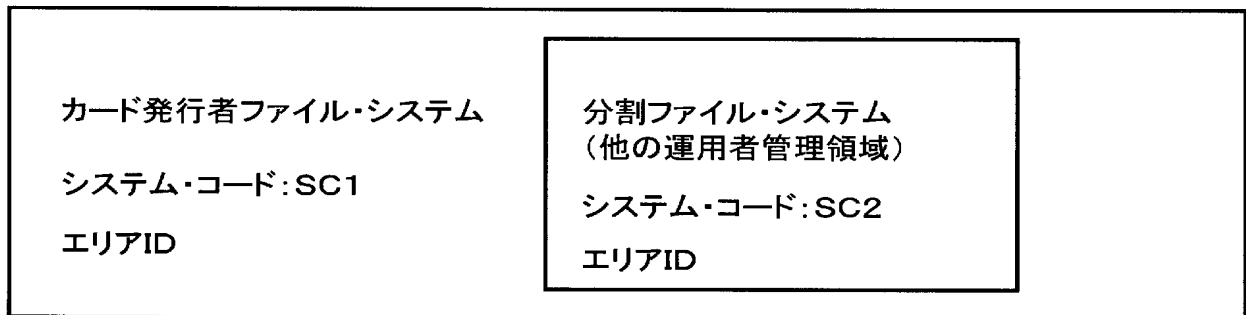
[図6]



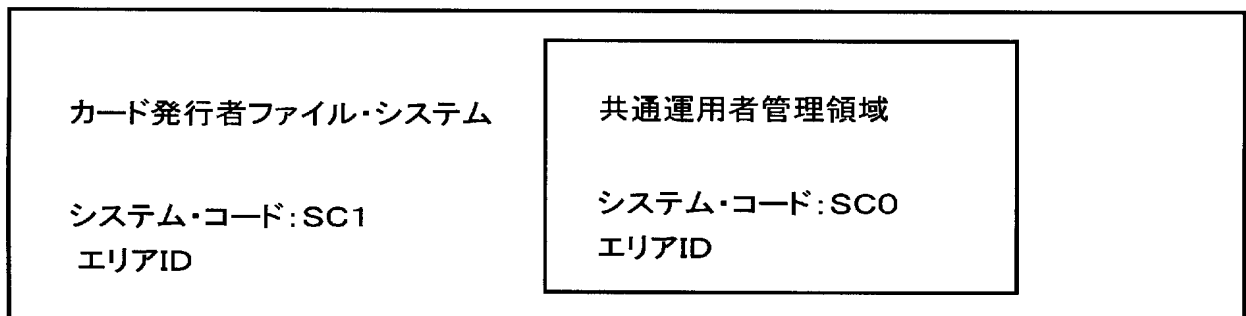
[図7]



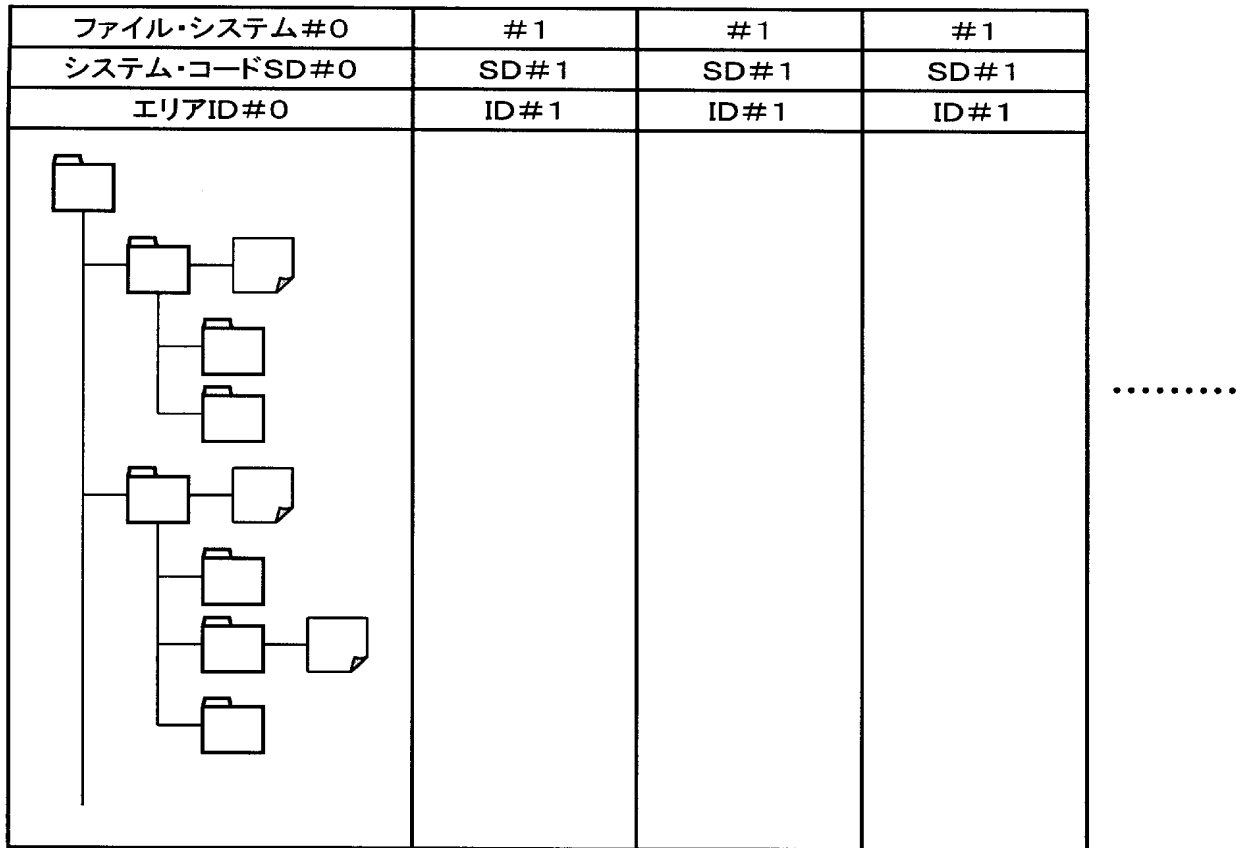
[図8]



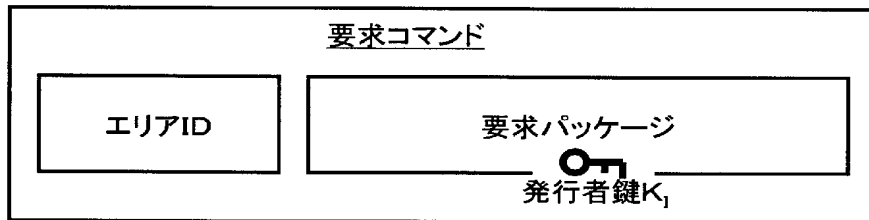
[図9]



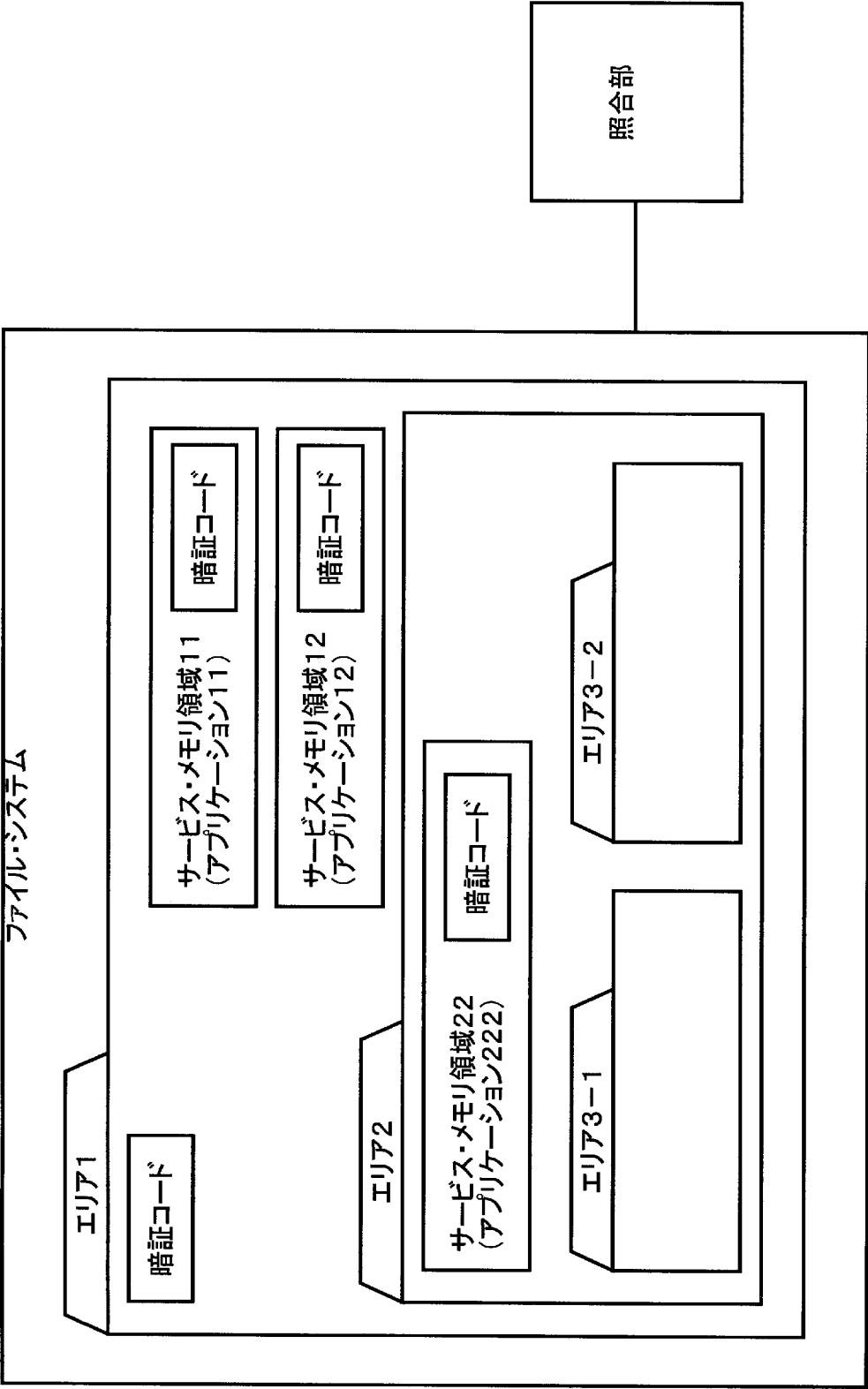
[図10]



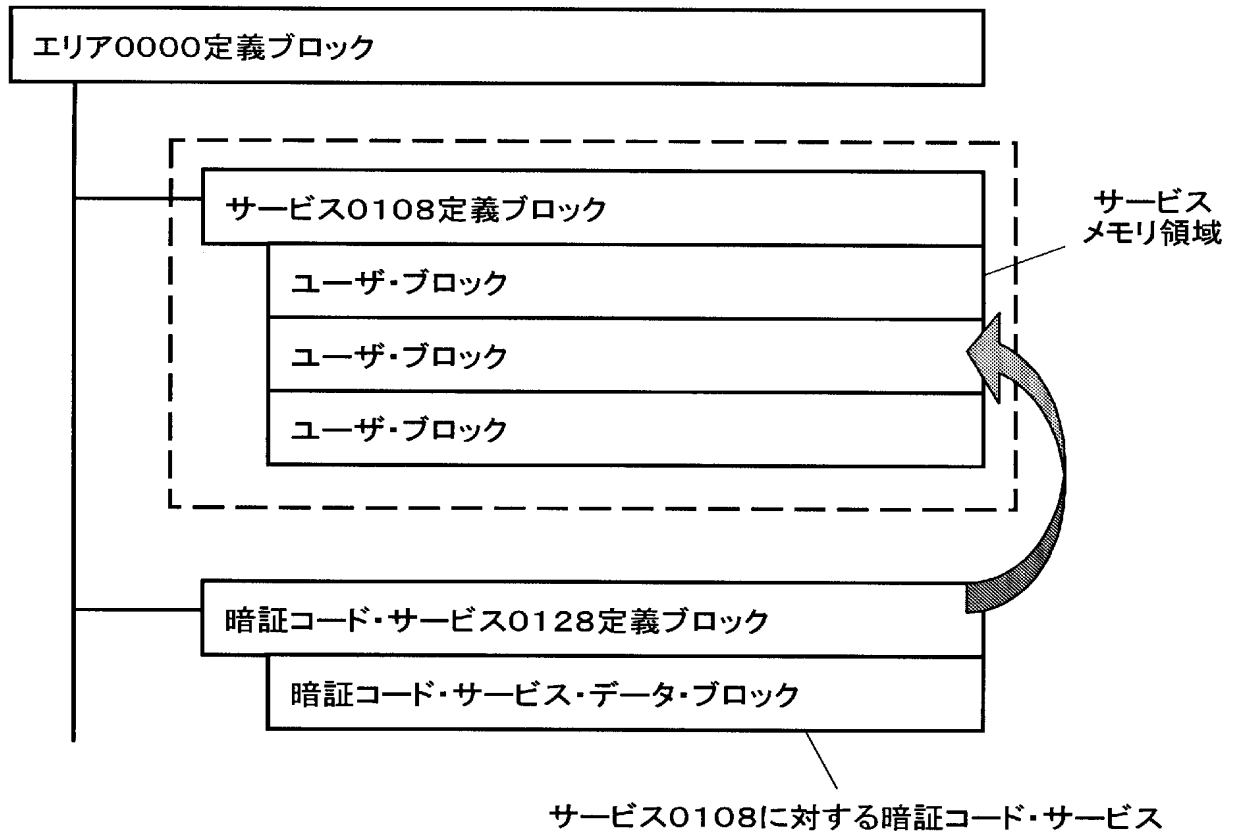
[図11]



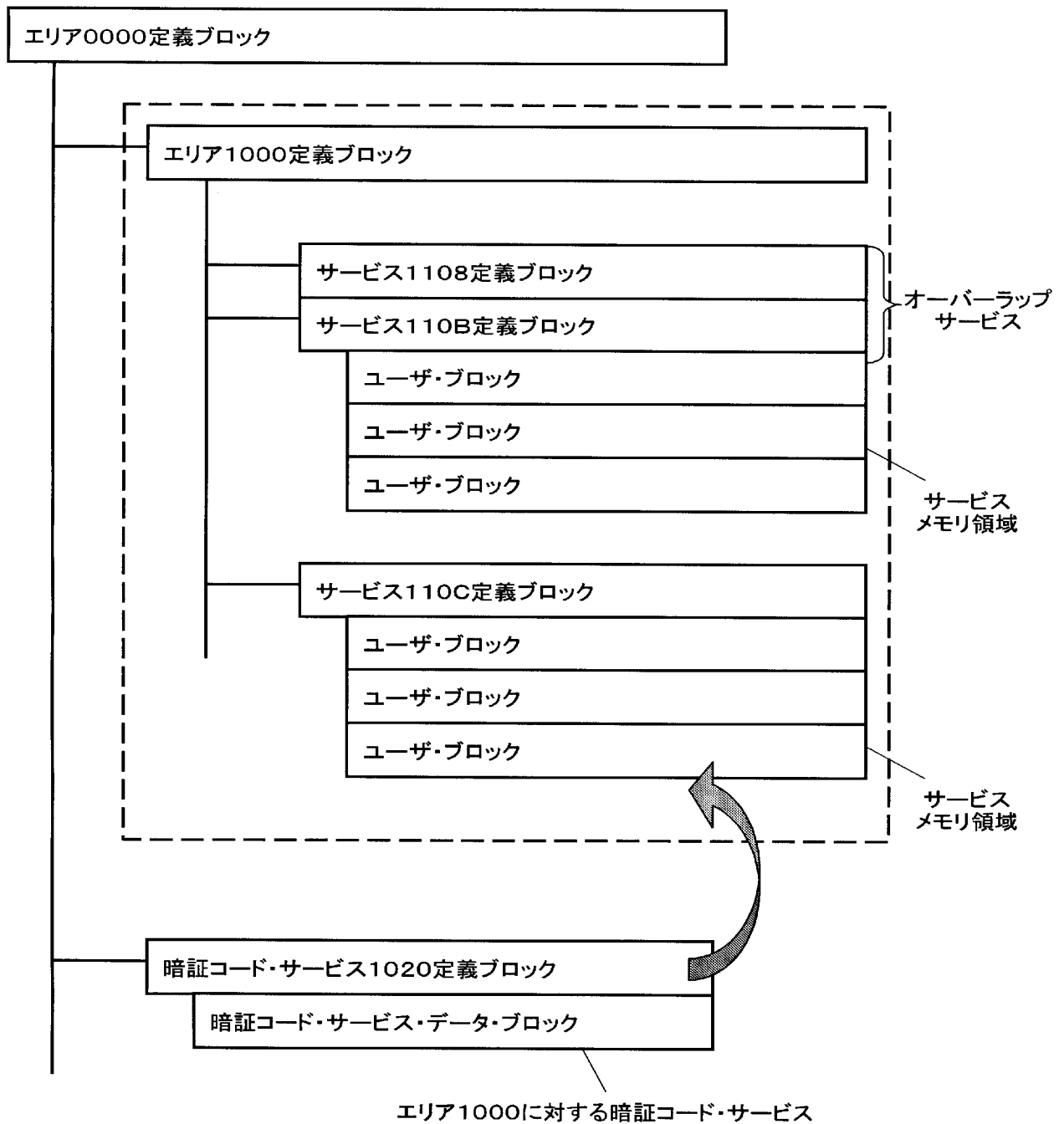
[図12]



[図13]



[図14]



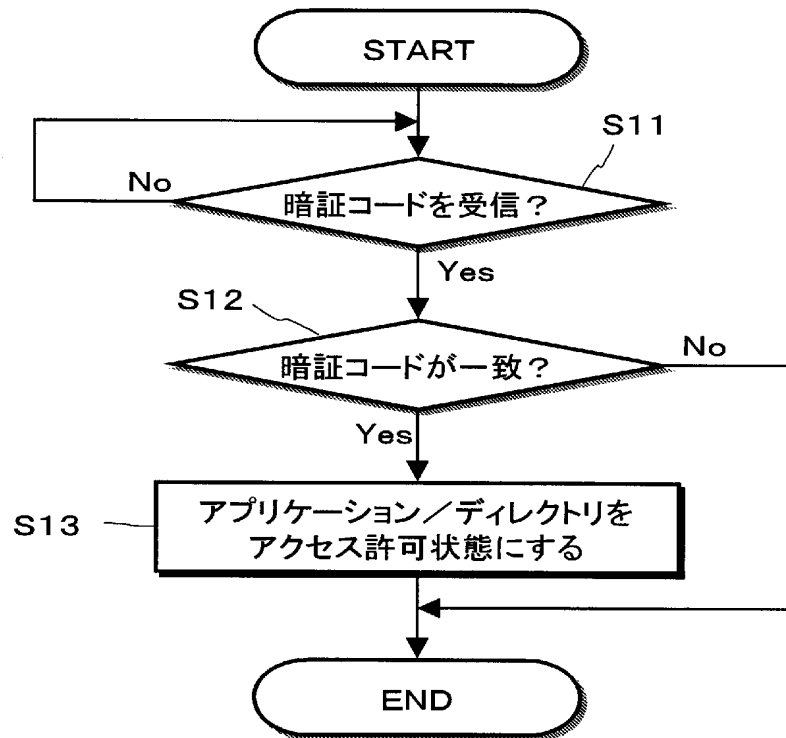
[図15]

暗証コード 領域	入力失敗回数 記憶領域	最大許容入力失敗回数 設定領域	アクセス許可 フラグ
-------------	----------------	--------------------	---------------

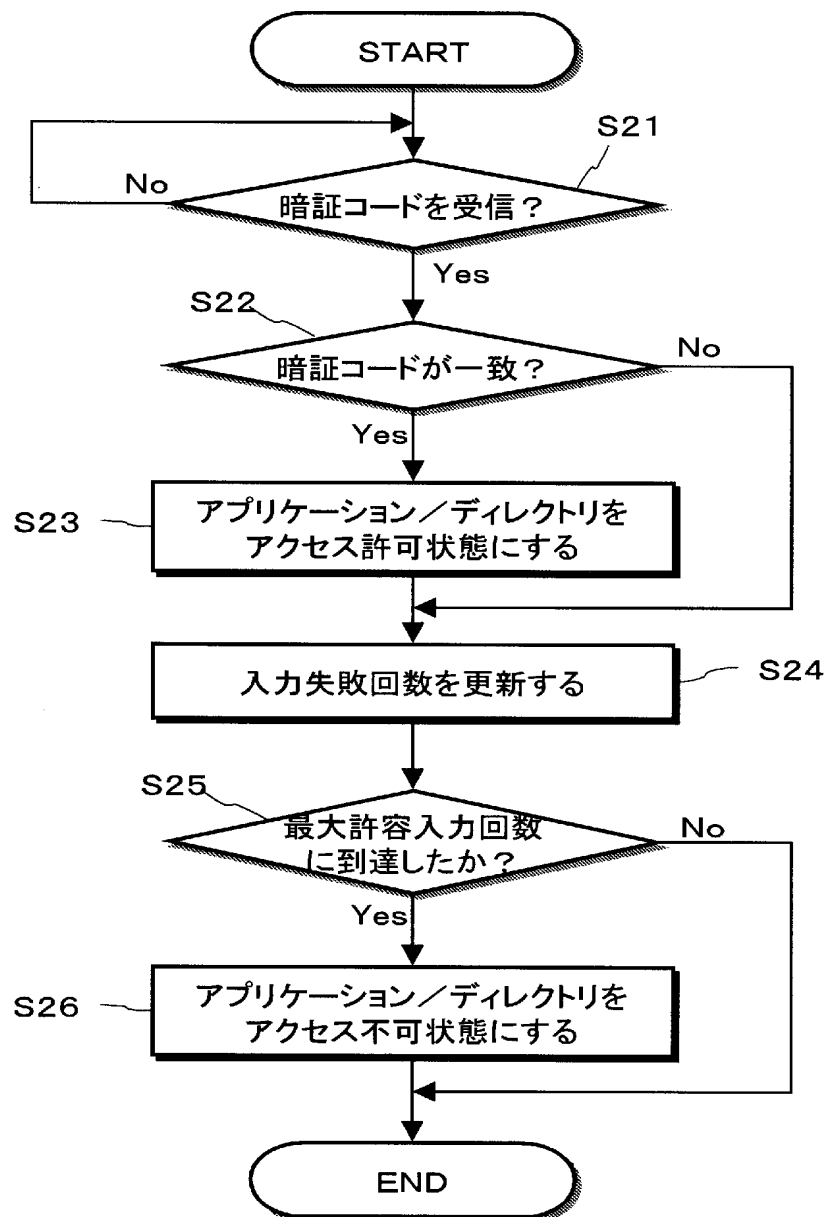
暗証コード・サービス・データ・ブロック



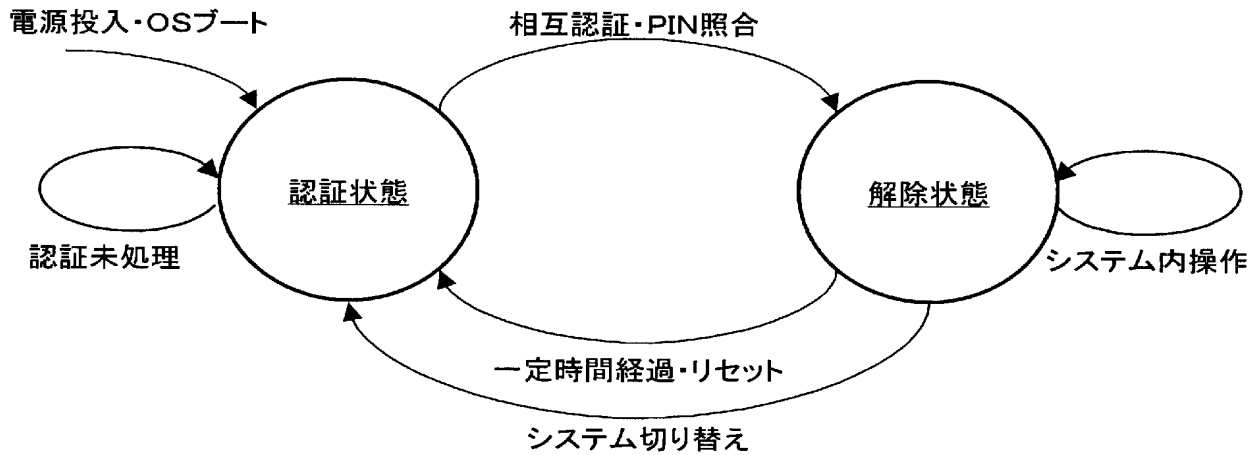
[図16]



[図17]



[図18]



[図19]

ファイル・システム#1 システム・コード: SC1 エリアID システム管理情報#1 PIN解除情報#1	ファイル・システム#2 システム・コード: SC2 エリアID システム管理情報#2 PIN解除情報#2	ファイル・システム#3 システム・コード: SC3 エリアID システム管理情報#3 PIN解除情報#3
--	--	--

[図20]

ファイル・システム#1 システム・コード: SC1 エリアID システム管理情報#1 PIN解除情報#1	ファイル・システム#2 システム・コード: SC2 エリアID	ファイル・システム#3 システム・コード: SC3 エリアID
--	---------------------------------------	---------------------------------------

[図21]

ファイル・システム#1 システム・コード: SC1 エリアID	ファイル・システム#2 システム・コード: SC2 エリアID システム管理情報#2 PIN解除情報#2	ファイル・システム#3 システム・コード: SC3 エリアID
---------------------------------------	--	---------------------------------------

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2004/019119

A. CLASSIFICATION OF SUBJECT MATTER

Int.Cl⁷ G06F12/14, G06F3/06, G06K17/00, G06K19/073

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int.Cl⁷ G06F12/14, G06F3/06, G06K17/00, G06K19/073

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1922-1996	Jitsuyo Shinan Toroku Koho	1996-2005
Kokai Jitsuyo Shinan Koho	1971-2005	Toroku Jitsuyo Shinan Koho	1994-2005

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	JP 1-217587 A (Hitachi Maxell, Ltd., Hitachi, Ltd.), 31 August, 1989 (31.08.89), All pages; all drawings (Family: none)	1, 2, 4, 5
Y	JP 63-108445 A (Hitachi, Ltd.), 13 May, 1988 (13.05.88), All pages; all drawings (Family: none)	1, 4
Y	JP 62-49595 A (Matsushita Electric Industrial Co., Ltd.), 04 March, 1987 (04.03.87), All pages; all drawings (Family: none)	1, 4

☒ Further documents are listed in the continuation of Box C.

☐ See patent family annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier application or patent but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&" document member of the same patent family

Date of the actual completion of the international search
24 March, 2005 (24.03.05)

Date of mailing of the international search report
12 April, 2005 (12.04.05)

Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2004/019119

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	JP 2002-157554 A (Fujitsu Ltd.), 31 May, 2002 (31.05.02), All pages; all drawings; particularly, Par. No. [0024] & US 2002/29343 A1	1, 2, 4, 5
Y	JP 11-306301 A (Dainippon Printing Co., Ltd.), 05 November, 1999 (05.11.99), All pages; all drawings; particularly, Claims 1, 2 (Family: none)	1, 4
Y	JP 5-266272 A (Fujitsu Ltd.), 15 October, 1993 (15.10.93), All pages; all drawings; particularly, Claim 1 (Family: none)	1, 4
A	JP 2001-22642 A (Mitsubishi Electric Corp.), 26 January, 2001 (26.01.01), All pages; all drawings; particularly, Claim 5 (Family: none)	1-6

A. 発明の属する分野の分類 (国際特許分類 (IPC))
Int. Cl.⁷ G06F12/14, G06F3/06, G06K17/00, G06K19/073

B. 調査を行った分野

調査を行った最小限資料 (国際特許分類 (IPC))
Int. Cl.⁷ G06F12/14, G06F3/06, G06K17/00, G06K19/073

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報	1922-1996年
日本国公開実用新案公報	1971-2005年
日本国実用新案登録公報	1996-2005年
日本国登録実用新案公報	1994-2005年

国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)

C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
Y	JP 1-217587 A (日立マクセル株式会社, 株式会社日立製作所) 1989.08.31, 全頁, 全図 (ファミリーなし)	1, 2, 4, 5
Y	JP 63-108445 A (株式会社日立製作所) 1988.05.13, 全頁, 全図 (ファミリーなし)	1, 4
Y	JP 62-49595 A (松下電器産業株式会社) 1987.03.04, 全頁, 全図 (ファミリーなし)	1, 4

☒ C欄の続きにも文献が列挙されている。

☐ パテントファミリーに関する別紙を参照。

* 引用文献のカテゴリー

「A」 特に関連のある文献ではなく、一般的技術水準を示すもの
「E」 国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの
「L」 優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す)
「O」 口頭による開示、使用、展示等に言及する文献
「P」 国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

「T」 国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの
「X」 特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの
「Y」 特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの
「&」 同一パテントファミリー文献

国際調査を完了した日

24.03.2005

国際調査報告の発送日

12.4.2005

国際調査機関の名称及びあて先

日本国特許庁 (ISA/JP)
郵便番号100-8915
東京都千代田区霞が関三丁目4番3号

特許庁審査官 (権限のある職員)

高橋 克

5 N

3044

電話番号 03-3581-1101 内線 3585

C (続き) . 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
Y	JP 2002-157554 A (富士通株式会社) 2002. 05. 31, 全頁, 全図, 特に【0024】段落 & US 2002/29343 A1	1, 2, 4, 5
Y	JP 11-306301 A (大日本印刷株式会社) 1999. 11. 05, 全頁, 全図, 特に【請求項1】及び【請求項2】 (ファミリーなし)	1, 4
Y	JP 5-266272 A (富士通株式会社) 1993. 10. 15, 全頁, 全図, 特に【請求項1】 (ファミリーなし)	1, 4
A	JP 2001-22642 A (三菱電機株式会社) 2001. 01. 26, 全頁, 全図, 特に【請求項5】 (ファミリーなし)	1-6